



**Universitas Negeri Surabaya**  
**Fakultas Teknik**  
**Program Studi S1 Teknik Elektro**

Kode  
Dokumen

### RENCANA PEMBELAJARAN SEMESTER

<b>MATA KULIAH (MK)</b>	<b>KODE</b>	<b>Rumpun MK</b>	<b>BOBOT (sks)</b>	<b>SEMESTER</b>	<b>Tgl Penyusunan</b>																																																																																																																																																	
Rangkaian Listrik II	2020102166	Mata Kuliah Wajib Program Studi	T=2 P=0 ECTS=3.18	4	10 April 2023																																																																																																																																																	
<b>OTORISASI</b>	<b>Pengembang RPS</b>		<b>Koordinator RMK</b>	<b>Koordinator Program Studi</b>																																																																																																																																																		
	Miftahur Rohman, S.T., M.T.		Prof. Dr. Bambang Suprianto, M.T.	Dr. Ir. Lusia Rakhmawati, S.T., M.T.																																																																																																																																																		
<b>Model Pembelajaran</b>	Case Study																																																																																																																																																					
<b>Capaian Pembelajaran (CP)</b>	<b>CPL-PRODI yang dibebankan pada MK</b>																																																																																																																																																					
	<b>CPL-5</b>	Mampu menerapkan pengetahuan matematika, ilmu pengetahuan alam, teknologi informasi, dan keteknikan untuk mendapatkan pemahaman menyeluruh tentang prinsip-prinsip teknik elektro																																																																																																																																																				
	<b>CPL-9</b>	Mampu menerapkan metode, keterampilan, dan piranti teknik elektro modern yang diperlukan untuk memecahkan masalah di bidang keteknikan, khususnya memiliki pengetahuan lanjut pada salah satu bidang keahlian Teknik Tenaga Listrik, Telekomunikasi dan Komputasi Cerdas, Teknik Elektronika, dan Teknik Pengaturan																																																																																																																																																				
	<b>Capaian Pembelajaran Mata Kuliah (CPMK)</b>																																																																																																																																																					
	<b>CPMK - 1</b>	Mahasiswa dapat menjelaskan dan menganalisa Karakteristik fungsi sinusoidal																																																																																																																																																				
	<b>CPMK - 2</b>	Mahasiswa dapat menjelaskan dan menganalisa Nilai pada domain frekuensi (Phasor)																																																																																																																																																				
	<b>CPMK - 3</b>	Mahasiswa dapat menjelaskan dan menganalisa Diagram phasor																																																																																																																																																				
	<b>CPMK - 4</b>	Mahasiswa dapat menjelaskan dan menganalisa Impedansi dan admitansi																																																																																																																																																				
	<b>CPMK - 5</b>	Mahasiswa dapat menjelaskan dan menganalisa Analisis rangkaian																																																																																																																																																				
	<b>CPMK - 6</b>	Mahasiswa dapat menjelaskan dan menganalisa kondisi steady state dan transient																																																																																																																																																				
	<b>Matrik CPL - CPMK</b>																																																																																																																																																					
		<table border="1" style="margin-left: auto; margin-right: auto;"> <thead> <tr> <th>CPMK</th> <th>CPL-5</th> <th>CPL-9</th> </tr> </thead> <tbody> <tr><td>CPMK-1</td><td></td><td></td></tr> <tr><td>CPMK-2</td><td></td><td></td></tr> <tr><td>CPMK-3</td><td></td><td></td></tr> <tr><td>CPMK-4</td><td></td><td></td></tr> <tr><td>CPMK-5</td><td></td><td></td></tr> <tr><td>CPMK-6</td><td></td><td></td></tr> </tbody> </table>				CPMK	CPL-5	CPL-9	CPMK-1			CPMK-2			CPMK-3			CPMK-4			CPMK-5			CPMK-6																																																																																																																														
CPMK	CPL-5	CPL-9																																																																																																																																																				
CPMK-1																																																																																																																																																						
CPMK-2																																																																																																																																																						
CPMK-3																																																																																																																																																						
CPMK-4																																																																																																																																																						
CPMK-5																																																																																																																																																						
CPMK-6																																																																																																																																																						
	<b>Matrik CPMK pada Kemampuan akhir tiap tahapan belajar (Sub-CPMK)</b>																																																																																																																																																					
		<table border="1" style="margin-left: auto; margin-right: auto;"> <thead> <tr> <th rowspan="2">CPMK</th> <th colspan="16">Minggu Ke</th> </tr> <tr> <th>1</th><th>2</th><th>3</th><th>4</th><th>5</th><th>6</th><th>7</th><th>8</th><th>9</th><th>10</th><th>11</th><th>12</th><th>13</th><th>14</th><th>15</th><th>16</th> </tr> </thead> <tbody> <tr><td>CPMK-1</td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td></tr> <tr><td>CPMK-2</td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td></tr> <tr><td>CPMK-3</td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td></tr> <tr><td>CPMK-4</td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td></tr> <tr><td>CPMK-5</td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td></tr> <tr><td>CPMK-6</td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td><td></td></tr> </tbody> </table>														CPMK	Minggu Ke																1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	CPMK-1																	CPMK-2																	CPMK-3																	CPMK-4																	CPMK-5																	CPMK-6																
CPMK	Minggu Ke																																																																																																																																																					
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16																																																																																																																																						
CPMK-1																																																																																																																																																						
CPMK-2																																																																																																																																																						
CPMK-3																																																																																																																																																						
CPMK-4																																																																																																																																																						
CPMK-5																																																																																																																																																						
CPMK-6																																																																																																																																																						
<b>Deskripsi Singkat MK</b>	Melalui perkuliahan ini menggunakan metode pembelajaran case study dengan capaian mahasiswa dapat menjelaskan dan menganalisa konsep dasar Karakteristik fungsi sinusoidal arus bolak balik, phasor, Impedansi dan admitansi, Analisis rangkaian node dan mesh, Superposisi, Teorema Thevenin, Teorema Norton, kondisi steady state dan transient.																																																																																																																																																					
<b>Pustaka</b>	<b>Utama :</b> 1. Charles K Alexander and Matthew N. O. Sadiku, 2013, Fundamentals of Electric Circuit 5th Ed., McGraw-Hill, New York, USA 2. Nilsson and Riedel, 2011, Electrical Circuit 9th Ed., Prentice Hall, New Jersey, USA  <b>Pendukung :</b>																																																																																																																																																					

- Boylestad, Robert L., 2007. Introductory Circuit Analysis -11th ed . New Jersey; Pearson Prentice Hall.
- Floyd, 2007. Electric Circuits Fundamentals 13 7th ed. New Jersey; Pearson Prentice Hall.

**Dosen Pengampu**  
 Dr. Tri Rijanto, M.Pd., M.T.  
 Ibrohim, S.T., M.T.  
 Dr. Ir. Nur Kholis, S.T., M.T.  
 Miftahur Rohman, S.T., M.T.

Mg Ke-	Kemampuan akhir tiap tahapan belajar (Sub-CPMK)	Penilaian		Bantuan Pembelajaran, Metode Pembelajaran, Penugasan Mahasiswa, [Estimasi Waktu]		Materi Pembelajaran [Pustaka]	Bobot Penilaian (%)
		Indikator	Kriteria & Bentuk	Luring (offline)	Daring (online)		
(1)	(2)	(3)	(4)	(5)	(6)	(7)	(8)
1	1.Mahasiswa dapat menjelaskan dan menganalisa Karakteristik fungsi sinusoidal 2.Mahasiswa dapat menjelaskan dan menganalisa Rangkaian listrik sumber tegangan bolak balik (AC) bentuk sinusoidal	Kemampuan menjelaskan dan menganalisa Karakteristik fungsi sinusoidal serta Rangkaian listrik sumber tegangan bolak balik (AC) bentuk sinusoidal	<b>Kriteria:</b> Nilai penuh diperoleh apabila mengerjakan semua soal dengan benar  <b>Bentuk Penilaian :</b> Aktifitas Partisipasif	Pembelajaran berbasis masalah, ceramah, dan diskusi 2 X 50 minutes	Pembelajaran berbasis masalah, ceramah, dan diskusi 2 X 50 minutes	<b>Materi:</b> Karakteristik fungsi sinusoidal <b>Pustaka:</b> Charles K Alexander and Matthew N. O. Sadiku, 2013, Fundamentals of Electric Circuit 5th Ed., McGraw-Hill, New York, USA  <b>Materi:</b> Rangkaian listrik sumber tegangan bolak balik (AC) bentuk sinusoidal <b>Pustaka:</b> Nillson and Riedel, 2011, Electrical Circuit 9th Ed., Prentice Hall, New Jersey, USA	2%
2	1.Mahasiswa dapat menjelaskan dan menganalisa Nilai pada domain frekuensi (Phasor) 2.Mahasiswa dapat menjelaskan dan menganalisa Perubahan bentuk rectanguler ke polar dan sebaliknya	Kemampuan menjelaskan dan menganalisa Nilai pada domain frekuensi (Phasor) serta Perubahan bentuk rectanguler ke polar dan sebaliknya	<b>Kriteria:</b> Nilai penuh diperoleh apabila mengerjakan semua soal dengan benar  <b>Bentuk Penilaian :</b> Aktifitas Partisipasif	Pembelajaran berbasis masalah, ceramah, dan diskusi 2 X 50 minutes	Pembelajaran berbasis masalah, ceramah, dan diskusi 2 X 50 minutes	<b>Materi:</b> Nilai pada domain frekuensi (Phasor) <b>Pustaka:</b> Charles K Alexander and Matthew N. O. Sadiku, 2013, Fundamentals of Electric Circuit 5th Ed., McGraw-Hill, New York, USA  <b>Materi:</b> Perubahan bentuk rectanguler ke polar dan sebaliknya <b>Pustaka:</b> Nillson and Riedel, 2011, Electrical Circuit 9th Ed., Prentice Hall, New Jersey, USA	2%
3	1.Mahasiswa dapat menjelaskan dan menganalisa Diagram phasor 2.Mahasiswa dapat menjelaskan dan menganalisa Diagram phasor untuk resistor	Kemampuan menjelaskan dan menganalisa Diagram phasor dan Diagram phasor untuk resistor	<b>Kriteria:</b> Nilai penuh diperoleh apabila mengerjakan semua soal dengan benar  <b>Bentuk Penilaian :</b> Aktifitas Partisipasif	Pembelajaran berbasis masalah, ceramah, dan diskusi 2 X 50 minutes	Pembelajaran berbasis masalah, ceramah, dan diskusi 2 X 50 minutes	<b>Materi:</b> Diagram phasor <b>Pustaka:</b> Floyd, 2007. Electric Circuits Fundamentals 13 7th ed. New Jersey; Pearson Prentice Hall.  <b>Materi:</b> Diagram phasor untuk resistor <b>Pustaka:</b> Floyd, 2007. Electric Circuits Fundamentals 13 7th ed. New Jersey; Pearson Prentice Hall.	2%
4	Mahasiswa dapat menjelaskan dan menganalisa Diagram phasor untuk induktor	Kemampuan menjelaskan dan menganalisa Diagram phasor untuk induktor	<b>Kriteria:</b> Nilai penuh diperoleh apabila mengerjakan semua soal dengan benar  <b>Bentuk Penilaian :</b> Aktifitas Partisipasif	Pembelajaran berbasis masalah, ceramah, dan diskusi 2 X 50 minutes	Pembelajaran berbasis masalah, ceramah, dan diskusi 2 X 50 minutes	<b>Materi:</b> Diagram phasor untuk induktor <b>Pustaka:</b> Floyd, 2007. Electric Circuits Fundamentals 13 7th ed. New Jersey; Pearson Prentice Hall.	2%

5	Mahasiswa dapat menjelaskan dan menganalisa Diagram phasor untuk kapasitor	Kemampuan menjelaskan dan menganalisa Diagram phasor untuk kapasitor	<b>Kriteria:</b> Nilai penuh diperoleh apabila mengerjakan semua soal dengan benar  <b>Bentuk Penilaian :</b> Aktifitas Partisipatif	Pembelajaran berbasis masalah, ceramah, dan diskusi 2 X 50 minutes	Pembelajaran berbasis masalah, ceramah, dan diskusi 2 X 50 minutes	<b>Materi:</b> Diagram phasor untuk kapasitor <b>Pustaka:</b> Floyd, 2007. <i>Electric Circuits Fundamentals 13 7th ed.</i> New Jersey; Pearson Prentice Hall.	2%
6	1.Mahasiswa dapat menjelaskan dan menganalisa Impedansi dan admitansi 2.Mahasiswa dapat menjelaskan dan menganalisa Impedansi Z	1.Kemampuan menjelaskan dan menganalisa Impedansi dan admitansi 2.Kemampuan menjelaskan dan menganalisa Impedansi Z	<b>Kriteria:</b> Nilai penuh diperoleh apabila mengerjakan semua soal dengan benar  <b>Bentuk Penilaian :</b> Aktifitas Partisipatif	Pembelajaran berbasis masalah, ceramah, dan diskusi 2 X 50 minutes	Pembelajaran berbasis masalah, ceramah, dan diskusi 2 X 50 minutes	<b>Materi:</b> Impedansi dan admitansi <b>Pustaka:</b> Charles K Alexander and Matthew N. O. Sadiku, 2013, <i>Fundamentals of Electric Circuit 5th Ed.</i> , McGraw-Hill, New York, USA  <b>Materi:</b> Impedansi Z <b>Pustaka:</b> Charles K Alexander and Matthew N. O. Sadiku, 2013, <i>Fundamentals of Electric Circuit 5th Ed.</i> , McGraw-Hill, New York, USA	2%
7	1.Mahasiswa dapat menjelaskan dan menganalisa Impedansi pada rangkaian seri 2.Mahasiswa dapat menjelaskan dan menganalisa Impedansi pada rangkaian paralel	1.Kemampuan menjelaskan dan menganalisa Impedansi pada rangkaian seri 2.Kemampuan menjelaskan dan menganalisa Impedansi pada rangkaian paralel	<b>Kriteria:</b> Nilai penuh diperoleh apabila mengerjakan semua soal dengan benar  <b>Bentuk Penilaian :</b> Aktifitas Partisipatif	Pembelajaran berbasis masalah, ceramah, dan diskusi 2 X 50 minutes	Pembelajaran berbasis masalah, ceramah, dan diskusi 2 X 50 minutes	<b>Materi:</b> Impedansi pada rangkaian seri <b>Pustaka:</b> Charles K Alexander and Matthew N. O. Sadiku, 2013, <i>Fundamentals of Electric Circuit 5th Ed.</i> , McGraw-Hill, New York, USA  <b>Materi:</b> Impedansi pada rangkaian paralel <b>Pustaka:</b> Charles K Alexander and Matthew N. O. Sadiku, 2013, <i>Fundamentals of Electric Circuit 5th Ed.</i> , McGraw-Hill, New York, USA	2%
8	Ujian Tengah Semester dengan materi dari Pertemuan ke 1 sampai Pertemuan ke 7	Nilai penuh diperoleh apabila mengerjakan semua soal dengan benar	<b>Kriteria:</b> Nilai penuh diperoleh apabila mengerjakan semua soal dengan benar  <b>Bentuk Penilaian :</b> Tes	Ujian tulis 2 X 50 minutes	Ujian tulis 2 X 50 minutes	<b>Materi:</b> Soal-soal <b>Pustaka:</b> Charles K Alexander and Matthew N. O. Sadiku, 2013, <i>Fundamentals of Electric Circuit 5th Ed.</i> , McGraw-Hill, New York, USA  <b>Materi:</b> Soal-soal <b>Pustaka:</b> Nilsson and Riedel, 2011, <i>Electrical Circuit 9th Ed.</i> , Prentice Hall, New Jersey, USA  <b>Materi:</b> Soal-soal <b>Pustaka:</b> Boylestad, Robert L., 2007. <i>Introductory Circuit Analysis -11th ed.</i> New Jersey; Pearson Prentice Hall.	20%

9	<p>1.Mahasiswa dapat menjelaskan dan menganalisa Rangkaian pembagi arus</p> <p>2.Mahasiswa dapat menjelaskan dan menganalisa Admitansi Y</p>	<p>1.Kemampuan menjelaskan dan menganalisa Rangkaian pembagi arus</p> <p>2.Kemampuan menjelaskan dan menganalisa Admitansi Y</p>	<p><b>Kriteria:</b> Nilai penuh diperoleh apabila mengerjakan semua soal dengan benar</p> <p><b>Bentuk Penilaian :</b> Aktifitas Partisipasif</p>	<p>Pembelajaran berbasis masalah, ceramah, dan diskusi 2 X 50 minutes</p>	<p>Pembelajaran berbasis masalah, ceramah, dan diskusi 2 X 50 minutes</p>	<p><b>Materi:</b> Rangkaian pembagi arus <b>Pustaka:</b> Charles K Alexander and Matthew N. O. Sadiku, 2013, <i>Fundamentals of Electric Circuit 5th Ed., McGraw-Hill, New York, USA</i></p> <p><b>Materi:</b> Admitansi Y <b>Pustaka:</b> Charles K Alexander and Matthew N. O. Sadiku, 2013, <i>Fundamentals of Electric Circuit 5th Ed., McGraw-Hill, New York, USA</i></p>	2%
10	<p>1.Mahasiswa dapat menjelaskan dan menganalisa tentang Analisis rangkaian</p> <p>2.Mahasiswa dapat menjelaskan dan menganalisa tentang Analisis simpul/titik/node/nodal</p> <p>3.Mahasiswa dapat menjelaskan dan menganalisa tentang Analisis loop/mesh</p>	<p>1.Kemampuan menjelaskan dan menganalisa tentang Analisis rangkaian</p> <p>2.Kemampuan menjelaskan dan menganalisa tentang Analisis simpul/titik/node/nodal</p> <p>3.Kemampuan menjelaskan dan menganalisa tentang Analisis loop/mesh</p>	<p><b>Kriteria:</b> Nilai penuh diperoleh apabila mengerjakan semua soal dengan benar</p> <p><b>Bentuk Penilaian :</b> Aktifitas Partisipasif</p>	<p>Pembelajaran berbasis masalah, ceramah, dan diskusi 2 X 50 minutes</p>	<p>Pembelajaran berbasis masalah, ceramah, dan diskusi 2 X 50 minutes</p>	<p><b>Materi:</b> Analisis rangkaian <b>Pustaka:</b> Charles K Alexander and Matthew N. O. Sadiku, 2013, <i>Fundamentals of Electric Circuit 5th Ed., McGraw-Hill, New York, USA</i></p> <p><b>Materi:</b> Analisis simpul/titik/node/nodal <b>Pustaka:</b> Charles K Alexander and Matthew N. O. Sadiku, 2013, <i>Fundamentals of Electric Circuit 5th Ed., McGraw-Hill, New York, USA</i></p> <p><b>Materi:</b> Analisis loop/mesh <b>Pustaka:</b> Charles K Alexander and Matthew N. O. Sadiku, 2013, <i>Fundamentals of Electric Circuit 5th Ed., McGraw-Hill, New York, USA</i></p>	1%
11	<p>1.Mahasiswa dapat menjelaskan dan menganalisa Superposisi</p> <p>2.Mahasiswa dapat menjelaskan dan menganalisa Teorema Thevenin</p> <p>3.Mahasiswa dapat menjelaskan dan menganalisa Teorema Norton</p>	<p>1.Kemampuan menjelaskan dan menganalisa Superposisi</p> <p>2.Kemampuan menjelaskan dan menganalisa Teorema Thevenin</p> <p>3.Kemampuan menjelaskan dan menganalisa Teorema Norton</p>	<p><b>Kriteria:</b> Nilai penuh diperoleh apabila mengerjakan semua soal dengan benar</p> <p><b>Bentuk Penilaian :</b> Aktifitas Partisipasif</p>	<p>Pembelajaran berbasis masalah, ceramah, dan diskusi 2 X 50 minutes</p>	<p>Pembelajaran berbasis masalah, ceramah, dan diskusi 2 X 50 minutes</p>	<p><b>Materi:</b> Analisis rangkaian <b>Pustaka:</b> Charles K Alexander and Matthew N. O. Sadiku, 2013, <i>Fundamentals of Electric Circuit 5th Ed., McGraw-Hill, New York, USA</i></p> <p><b>Materi:</b> Analisis simpul/titik/node/nodal <b>Pustaka:</b> Charles K Alexander and Matthew N. O. Sadiku, 2013, <i>Fundamentals of Electric Circuit 5th Ed., McGraw-Hill, New York, USA</i></p> <p><b>Materi:</b> Analisis loop/mesh <b>Pustaka:</b> Charles K Alexander and Matthew N. O. Sadiku, 2013, <i>Fundamentals of Electric Circuit 5th Ed., McGraw-Hill, New York, USA</i></p>	1%

12	1. Mahasiswa dapat menjelaskan dan menganalisa kondisi steady state dan transient 2. Mahasiswa dapat menjelaskan dan menganalisa prinsip kerja transeint pada rangkaian RLC	1. Kemampuan menjelaskan dan menganalisa kondisi steady state dan transient 2. Kemampuan menjelaskan dan menganalisa prinsip kerja transeint pada rangkaian RLC	<b>Kriteria:</b> Nilai penuh diperoleh apabila mengerjakan semua soal dengan benar  <b>Bentuk Penilaian :</b> Aktifitas Partisipasif	Pembelajaran berbasis masalah, ceramah, dan diskusi 2 X 50 minutes	Pembelajaran berbasis masalah, ceramah, dan diskusi 2 X 50 minutes	<b>Materi:</b> kondisi steady state dan transient. <b>Pustaka:</b> Charles K Alexander and Matthew N. O. Sadiku, 2013, <i>Fundamentals of Electric Circuit 5th Ed., McGraw-Hill, New York, USA</i>  <b>Materi:</b> prinsip kerja transeint pada rangkaian RLC <b>Pustaka:</b> Charles K Alexander and Matthew N. O. Sadiku, 2013, <i>Fundamentals of Electric Circuit 5th Ed., McGraw-Hill, New York, USA</i>	1%
13	Mahasiswa dapat menjelaskan dan menganalisa Kondisi Steady State dan Transient (Kondisi Awal dan Sifat Elemen Rangkaian Saat Ditransient)	Kemampuan menjelaskan dan menganalisa Kondisi Steady State dan Transient (Kondisi Awal dan Sifat Elemen Rangkaian Saat Ditransient)	<b>Kriteria:</b> Nilai penuh diperoleh apabila mengerjakan semua soal dengan benar  <b>Bentuk Penilaian :</b> Aktifitas Partisipasif	Pembelajaran berbasis masalah, ceramah, dan diskusi 2 X 50 minutes	Pembelajaran berbasis masalah, ceramah, dan diskusi 2 X 50 minutes	<b>Materi:</b> Kondisi Steady State dan Transient (Kondisi Awal dan Sifat Elemen Rangkaian Saat Ditransient) <b>Pustaka:</b> Charles K Alexander and Matthew N. O. Sadiku, 2013, <i>Fundamentals of Electric Circuit 5th Ed., McGraw-Hill, New York, USA</i>	1%
14	Mahasiswa dapat menjelaskan dan menganalisa Kondisi Awal Suatu Turunan (kondisi steady state)	Kemampuan menjelaskan dan menganalisa Kondisi Awal Suatu Turunan (kondisi steady state)	<b>Kriteria:</b> Nilai penuh diperoleh apabila mengerjakan semua soal dengan benar  <b>Bentuk Penilaian :</b> Penilaian Hasil Project / Penilaian Produk	Pembelajaran berbasis masalah, ceramah, dan diskusi 2 X 50 minutes	Pembelajaran berbasis masalah, ceramah, dan diskusi 2 X 50 minutes	<b>Materi:</b> Kondisi Awal Suatu Turunan (kondisi steady state) <b>Pustaka:</b> Charles K Alexander and Matthew N. O. Sadiku, 2013, <i>Fundamentals of Electric Circuit 5th Ed., McGraw-Hill, New York, USA</i>	15%
15	Mahasiswa dapat menjelaskan dan menganalisa Transient Pada Rangkaian Rlc Paralel Dengan Sumber Unit Step dan Rangkaian Transient Dengan Sumber Fungsi Eksponensial	Kemampuan menjelaskan dan menganalisa Transient Pada Rangkaian Rlc Paralel Dengan Sumber Unit Step dan Rangkaian Transient Dengan Sumber Fungsi Eksponensial	<b>Kriteria:</b> Nilai penuh diperoleh apabila mengerjakan semua soal dengan benar  <b>Bentuk Penilaian :</b> Penilaian Hasil Project / Penilaian Produk	Pembelajaran berbasis masalah, ceramah, dan diskusi 2 X 50 minutes	Pembelajaran berbasis masalah, ceramah, dan diskusi 2 X 50 minutes	<b>Materi:</b> Transient Pada Rangkaian Rlc Paralel Dengan Sumber Unit Step dan Rangkaian Transient Dengan Sumber Fungsi Eksponensial <b>Pustaka:</b> Charles K Alexander and Matthew N. O. Sadiku, 2013, <i>Fundamentals of Electric Circuit 5th Ed., McGraw-Hill, New York, USA</i>	15%
16	Ujian Akhir Semester dengan materi dari Pertemuan ke 1 sampai Pertemuan ke 15	Nilai penuh diperoleh apabila mengerjakan semua soal dengan benar	<b>Kriteria:</b> Nilai penuh diperoleh apabila mengerjakan semua soal dengan benar  <b>Bentuk Penilaian :</b> Tes	Ujian Tulis 2 X 50 minutes	Ujian Tulis 2 X 50 minutes	<b>Materi:</b> Soal-soal <b>Pustaka:</b> Charles K Alexander and Matthew N. O. Sadiku, 2013, <i>Fundamentals of Electric Circuit 5th Ed., McGraw-Hill, New York, USA</i>  <b>Materi:</b> Soal-soal <b>Pustaka:</b> Nillson and Riedel, 2011, <i>Electrical Circuit 9th Ed., Prentice Hall, New Jersey, USA</i>	30%

**Rekap Persentase Evaluasi : Case Study**

No	Evaluasi	Persentase
1.	Aktifitas Partisipasif	20%
2.	Penilaian Hasil Project / Penilaian Produk	30%
3.	Tes	50%

**Catatan**

1. **Capaian Pembelajaran Lulusan Prodi (CPL - Prodi)** adalah kemampuan yang dimiliki oleh setiap lulusan prodi yang merupakan internalisasi dari sikap, penguasaan pengetahuan dan ketrampilan sesuai dengan jenjang studinya yang diperoleh melalui proses pembelajaran.
2. **CPL yang dibebankan pada mata kuliah** adalah beberapa capaian pembelajaran lulusan program studi (CPL-Prodi) yang digunakan untuk pembentukan/pengembangan sebuah mata kuliah yang terdiri dari aspek sikap, ketrampilan umum, ketrampilan khusus dan pengetahuan.
3. **CP Mata kuliah (CPMK)** adalah kemampuan yang dijabarkan secara spesifik dari CPL yang dibebankan pada mata kuliah, dan bersifat spesifik terhadap bahan kajian atau materi pembelajaran mata kuliah tersebut.
4. **Sub-CPMK Mata kuliah (Sub-CPMK)** adalah kemampuan yang dijabarkan secara spesifik dari CPMK yang dapat diukur atau diamati dan merupakan kemampuan akhir yang direncanakan pada tiap tahap pembelajaran, dan bersifat spesifik terhadap materi pembelajaran mata kuliah tersebut.
5. **Indikator penilaian** kemampuan dalam proses maupun hasil belajar mahasiswa adalah pernyataan spesifik dan terukur yang mengidentifikasi kemampuan atau kinerja hasil belajar mahasiswa yang disertai bukti-bukti.
6. **Kreteria Penilaian** adalah patokan yang digunakan sebagai ukuran atau tolok ukur ketercapaian pembelajaran dalam penilaian berdasarkan indikator-indikator yang telah ditetapkan. Kreteria penilaian merupakan pedoman bagi penilai agar penilaian konsisten dan tidak bias. Kreteria dapat berupa kuantitatif ataupun kualitatif.
7. **Bentuk penilaian:** tes dan non-tes.
8. **Bentuk pembelajaran:** Kuliah, Responsi, Tutorial, Seminar atau yang setara, Praktikum, Praktik Studio, Praktik Bengkel, Praktik Lapangan, Penelitian, Pengabdian Kepada Masyarakat dan/atau bentuk pembelajaran lain yang setara.
9. **Metode Pembelajaran:** Small Group Discussion, Role-Play & Simulation, Discovery Learning, Self-Directed Learning, Cooperative Learning, Collaborative Learning, Contextual Learning, Project Based Learning, dan metode lainnya yg setara.
10. **Materi Pembelajaran** adalah rincian atau uraian dari bahan kajian yg dapat disajikan dalam bentuk beberapa pokok dan sub-pokok bahasan.
11. **Bobot penilaian** adalah prosentasi penilaian terhadap setiap pencapaian sub-CPMK yang besarnya proposional dengan tingkat kesulitan pencapaian sub-CPMK tsb., dan totalnya 100%.
12. TM=Tatap Muka, PT=Penugasan terstruktur, BM=Belajar mandiri.

RPS ini telah divalidasi pada tanggal

Koordinator Program Studi S1  
Teknik Elektro



Dr. Ir. Lusia Rakhmawati, S.T., M.T.  
NIDN 0012108004

UPM Program Studi S1 Teknik  
Elektro



File PDF ini digenerate pada tanggal 2 Oktober 2024 Jam 23:29 menggunakan aplikasi RPS-OBE SiDia Unesa