



**Universitas Negeri Surabaya**  
**Fakultas Teknik**  
**Program Studi S1 Pendidikan Teknik Elektro**

Kode Dokumen

**RENCANA PEMBELAJARAN SEMESTER**

<b>MATA KULIAH (MK)</b>	<b>KODE</b>	<b>Rumpun MK</b>	<b>BOBOT (sks)</b>	<b>SEMESTER</b>	<b>Tgl Penyusunan</b>		
Rangkaian Elektronika Lanjut	8320102255		T=2 P=0 ECTS=3.18	2	22 November 2024		
<b>OTORISASI</b>	<b>Pengembang RPS</b>		<b>Koordinator RMK</b>		<b>Koordinator Program Studi</b>		
	.....		.....		Dr. Ir. Nur Kholis, S.T., M.T.		
<b>Model Pembelajaran</b>	Case Study						
<b>Capaian Pembelajaran (CP)</b>	CPL-PRODI yang dibebankan pada MK						
	Capaian Pembelajaran Mata Kuliah (CPMK)						
	Matrik CPL - CPMK						
		CPMK					
<b>Deskripsi Singkat MK</b>	memahami FET dan Rangkaiannyamemahami rangkaian OP-Ampmemahami Osilator dan Catu daya						
<b>Pustaka</b>	<b>Utama :</b>						
	1. A.P Malvino 1993, Elektronik prinsipes. singapore : Mcgraw-hillSchults, ME 1994. Electronic Devices.Singapore:Glencoe						
	<b>Pendukung :</b>						
<b>Dosen Pengampu</b>	Dr. Ir. Nur Kholis, S.T., M.T.						
Mg Ke-	Kemampuan akhir tiap tahapan belajar (Sub-CPMK)	Penilaian		Bantuk Pembelajaran, Metode Pembelajaran, Penugasan Mahasiswa, [ Estimasi Waktu ]		Materi Pembelajaran [ Pustaka ]	Bobot Penilaian (%)
		Indikator	Kriteria & Bentuk	Luring (offline)	Daring (online)		
(1)	(2)	(3)	(4)	(5)	(6)	(7)	(8)
1	Mampu memahami konsep komponen FET	- Menjelaskan karakteristik FET - Menjelaskan cara pemberian bias FET.	<b>Kriteria:</b> aktivitas siswa dalam pembelajaran	Presentasi, diskusi kelompok dan refleksi 2 X 50			0%

2	Mahasiswa mampu menganalisis rangkaian FET sebagai amplifuer.	1. Menjelaskan pengertian dan fungsi amplifier common source, common drain, dan common gate. 2. Menghitung nilai besaran-besaran listrik pada rangkaian FET sebagai amplifier.	<b>Kriteria:</b> kompetensi menganalisis soal	Presentasi, diskusi dan latihan 2 X 50			0%
3	Mahasiswa mampu menganalisis rangkaian FET sebagai amplifuer.	1. Menjelaskan pengertian dan fungsi amplifier common source, common drain, dan common gate. 2. Menghitung nilai besaran-besaran listrik pada rangkaian FET sebagai amplifier.	<b>Kriteria:</b> kompetensi menganalisis soal	Presentasi, diskusi dan latihan 2 X 50			0%
4	Mahasiswa memahami konsep Thyristor (DIAC, SCR, dan TRIAC) yang meliputi Karakteristik dan fungsinya	- Menjelaskan karakteristik dan fungsi DIAC - Menjelaskan karakteristik dan fungsi SCR - Menjelaskan karakteristik dan fungsi TRIAC	<b>Kriteria:</b> aktivitas mahasiswa dalam pembelajaran	Presentasi, diskusi dan latihan 2 X 50			0%
5	Mahasiswa memahami konsep Thyristor (DIAC, SCR, dan TRIAC) yang meliputi Karakteristik dan fungsinya	- Menjelaskan karakteristik dan fungsi DIAC - Menjelaskan karakteristik dan fungsi SCR - Menjelaskan karakteristik dan fungsi TRIAC	<b>Kriteria:</b> aktivitas mahasiswa dalam pembelajaran	Presentasi, diskusi dan latihan 2 X 50			0%
6	Mahasiswa mampu menganalisis pengaruh RF pada rangkaian elektronika	- Menjelaskan RF Amplifier Transistor - Menjelaskan RF Amplifier FET.	<b>Kriteria:</b> kemampuan dalam menyelesaikan soal	Diskusi, latihan dan tugas 2 X 50			0%
7	Mahasiswa mampu menganalisis pengaruh RF pada rangkaian elektronika	- Menjelaskan RF Amplifier Transistor - Menjelaskan RF Amplifier FET.	<b>Kriteria:</b> kemampuan dalam menyelesaikan soal	Diskusi, latihan dan tugas 2 X 50			0%
8	UTS	UTS	<b>Kriteria:</b> UTS	UTS 2 X 50			0%
9							0%
10							0%
11							0%
12							0%

13							0%
14							0%
15							0%
16							0%

#### Rekap Persentase Evaluasi : Case Study

No	Evaluasi	Persentase
		0%

#### Catatan

- 1. Capaian Pembelajaran Lulusan Prodi (CPL - Prodi)** adalah kemampuan yang dimiliki oleh setiap lulusan prodi yang merupakan internalisasi dari sikap, penguasaan pengetahuan dan ketrampilan sesuai dengan jenjang prodinya yang diperoleh melalui proses pembelajaran.
- 2. CPL yang dibebankan pada mata kuliah** adalah beberapa capaian pembelajaran lulusan program studi (CPL-Prodi) yang digunakan untuk pembentukan/pengembangan sebuah mata kuliah yang terdiri dari aspek sikap, ketrampilan umum, ketrampilan khusus dan pengetahuan.
- 3. CP Mata kuliah (CPMK)** adalah kemampuan yang dijabarkan secara spesifik dari CPL yang dibebankan pada mata kuliah, dan bersifat spesifik terhadap bahan kajian atau materi pembelajaran mata kuliah tersebut.
- 4. Sub-CPMK Mata kuliah (Sub-CPMK)** adalah kemampuan yang dijabarkan secara spesifik dari CPMK yang dapat diukur atau diamati dan merupakan kemampuan akhir yang direncanakan pada tiap tahap pembelajaran, dan bersifat spesifik terhadap materi pembelajaran mata kuliah tersebut.
- 5. Indikator penilaian** kemampuan dalam proses maupun hasil belajar mahasiswa adalah pernyataan spesifik dan terukur yang mengidentifikasi kemampuan atau kinerja hasil belajar mahasiswa yang disertai bukti-bukti.
- 6. Kreteria Penilaian** adalah patokan yang digunakan sebagai ukuran atau tolok ukur ketercapaian pembelajaran dalam penilaian berdasarkan indikator-indikator yang telah ditetapkan. Kreteria penilaian merupakan pedoman bagi penilai agar penilaian konsisten dan tidak bias. Kreteria dapat berupa kuantitatif ataupun kualitatif.
- 7. Bentuk penilaian:** tes dan non-tes.
- 8. Bentuk pembelajaran:** Kuliah, Responsi, Tutorial, Seminar atau yang setara, Praktikum, Praktik Studio, Praktik Bengkel, Praktik Lapangan, Penelitian, Pengabdian Kepada Masyarakat dan/atau bentuk pembelajaran lain yang setara.
- 9. Metode Pembelajaran:** Small Group Discussion, Role-Play & Simulation, Discovery Learning, Self-Directed Learning, Cooperative Learning, Collaborative Learning, Contextual Learning, Project Based Learning, dan metode lainnya yg setara.
- 10. Materi Pembelajaran** adalah rincian atau uraian dari bahan kajian yg dapat disajikan dalam bentuk beberapa pokok dan sub-pokok bahasan.
- 11. Bobot penilaian** adalah prosentasi penilaian terhadap setiap pencapaian sub-CPMK yang besarnya proposional dengan tingkat kesulitan pencapaian sub-CPMK tsb., dan totalnya 100%.
- 12. TM=**Tatap Muka, **PT=**Penugasan terstruktur, **BM=**Belajar mandiri.