



**Universitas Negeri Surabaya**  
**Fakultas Matematika dan Ilmu Pengetahuan Alam**  
**Program Studi S1 Pendidikan Fisika**

Kode Dokumen

## RENCANA PEMBELAJARAN SEMESTER

<b>MATA KULIAH (MK)</b>	<b>KODE</b>	<b>Rumpun MK</b>	<b>BOBOT (sks)</b>	<b>SEMESTER</b>	<b>Tgl Penyusunan</b>																																			
Praktikum Eldas II	8420301242	Mata Kuliah Wajib Program Studi	T=0 P=1 ECTS=1.59	4	31 Januari 2024																																			
<b>OTORISASI</b>	<b>Pengembang RPS</b>		<b>Koordinator RMK</b>		<b>Koordinator Program Studi</b>																																			
	.....		Drs. Imam Suchahyo, M.Si.		Mita Anggaryani, M.Pd., Ph.D.																																			
<b>Model Pembelajaran</b>	Case Study																																							
<b>Capaian Pembelajaran (CP)</b>	CPL-PRODI yang dibebankan pada MK																																							
	Capaian Pembelajaran Mata Kuliah (CPMK)																																							
	Matrik CPL - CPMK																																							
	<table border="1" style="margin: auto;"> <tr> <td style="width: 10%;"></td> <td style="width: 80%; text-align: center;">CPMK</td> </tr> </table>						CPMK																																	
	CPMK																																							
	<b>Matrik CPMK pada Kemampuan akhir tiap tahapan belajar (Sub-CPMK)</b>																																							
	<table border="1" style="margin: auto;"> <tr> <td style="width: 10%;"></td> <td style="width: 10%; text-align: center;">CPMK</td> <td colspan="15" style="text-align: center;">Minggu Ke</td> </tr> <tr> <td></td> <td></td> <td style="text-align: center;">1</td><td style="text-align: center;">2</td><td style="text-align: center;">3</td><td style="text-align: center;">4</td><td style="text-align: center;">5</td><td style="text-align: center;">6</td><td style="text-align: center;">7</td><td style="text-align: center;">8</td><td style="text-align: center;">9</td><td style="text-align: center;">10</td><td style="text-align: center;">11</td><td style="text-align: center;">12</td><td style="text-align: center;">13</td><td style="text-align: center;">14</td><td style="text-align: center;">15</td><td style="text-align: center;">16</td> </tr> </table>						CPMK	Minggu Ke																	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16
	CPMK	Minggu Ke																																						
		1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16																							
<b>Deskripsi Singkat MK</b>	Mata kuliah Praktikum Elektronika Dasar 2 mencakup : a. Penguat Emitor Ditanahkan. b. Penguat dengan umpan balik. c. Karakteristik JFET, d. Penguat JFET, e. Operasional Amplifier (O-Amp) Inverting, f. Operasional Amplifier (O-Amp) Non Inverting, g. Osilator dan h. Rangkaian Elektronika Digital.																																							
<b>Pustaka</b>	<b>Utama :</b>																																							
	<ol style="list-style-type: none"> <li>1. Tim Elektronika Dasar. 2010. Panduan Praktikum Elektronika Dasar 2. Surabaya: JDS</li> <li>2. Sutrisno. 1978. Elektronika 2. Teori dan Penerapannya. Penerbit ITB Bandung</li> <li>3. Tooley, M. 2006. Electronics Circuit: Fundamentals and Applications. Third Edition. Elsevier Ltd.</li> <li>4. Boylestad, R., and Nashelsky, L. Electronics Devices and Circuits: Theory. Seventh Edition. Prentice Hall.</li> <li>5. Floyd, T. L. 2012. Electronics Devices. Prentice Hall</li> </ol>																																							
	<b>Pendukung :</b>																																							
<b>Dosen Pengampu</b>	Drs. Imam Suchahyo, M.Si. Dzulkifli, S.Si., M.T. Abd. Kholiq, S.Pd., M.T. Meta Yantidewi, S.Si., M.Si.																																							
<b>Mg Ke-</b>	<b>Kemampuan akhir tiap tahapan belajar (Sub-CPMK)</b>	<b>Penilaian</b>		<b>Bentuk Pembelajaran, Metode Pembelajaran, Penugasan Mahasiswa, [ Estimasi Waktu ]</b>		<b>Materi Pembelajaran [ Pustaka ]</b>	<b>Bobot Penilaian (%)</b>																																	
		<b>Indikator</b>	<b>Kriteria &amp; Bentuk</b>	<b>Luring (offline)</b>	<b>Daring (online)</b>																																			
(1)	(2)	(3)	(4)	(5)	(6)	(7)	(8)																																	

1	Mampu menganalisis data hasil pengukuran saat praktikum Penguat Emitor Ditanahkan	<p>1. Mahasiswa dapat menggunakan alat ukur multimeter, osiloskop dan AFG dengan benar</p> <p>2. Mahasiswa dapat menemukan data percobaan penguat emitor ditanahkan dengan benar</p> <p>3. Mahasiswa dapat menganalisis data percobaan penguat emitor ditanahkan dengan benar</p>	<p><b>Kriteria:</b></p> <p>1. Mahasiswa mampu menggunakan alat ukur multimeter, osiloskop dan AFG dengan benar.</p> <p>2. Mahasiswa mampu menemukan data percobaan penguat emitor ditanahkan dengan benar.</p> <p>3. Mahasiswa mampu menganalisis data percobaan penguat emitor ditanahkan dengan benar.</p> <p><b>Bentuk Penilaian :</b> Aktifitas Partisipasif</p>		Daring (120 menit)	<p><b>Materi:</b> Penguat emitor ditanahkan</p> <p><b>Pustaka:</b> <i>Sutrisno. 1978. Elektronika 2. Teori dan Penerapannya. Penerbit ITB Bandung</i></p> <hr/> <p><b>Materi:</b> Penguat emitor ditanahkan</p> <p><b>Pustaka:</b> <i>Boylestad, R., and Nashelsky, L. Electronics Devices and Circuits: Theory. Seventh Edition. Prentice Hall.</i></p>	4%
2	Mampu menganalisis data hasil pengukuran saat praktikum Penguat Emitor Ditanahkan	<p>1. Mahasiswa dapat menggunakan alat ukur multimeter, osiloskop dan AFG dengan benar</p> <p>2. Mahasiswa dapat menemukan data percobaan penguat emitor ditanahkan dengan benar</p> <p>3. Mahasiswa dapat menganalisis data percobaan penguat emitor ditanahkan dengan benar</p>	<p><b>Kriteria:</b></p> <p>1. Mahasiswa mampu menggunakan alat ukur multimeter, osiloskop dan AFG dengan benar.</p> <p>2. Mahasiswa mampu menemukan data percobaan penguat emitor ditanahkan dengan benar.</p> <p>3. Mahasiswa mampu menganalisis data percobaan penguat emitor ditanahkan dengan benar.</p> <p><b>Bentuk Penilaian :</b> Penilaian Praktikum, Praktik / Unjuk Kerja</p>	Praktikum di laboratorium elektronika dasar secara berkelompok. (120 menit)		<p><b>Materi:</b> Penguat emitor ditanahkan</p> <p><b>Pustaka:</b> <i>Sutrisno. 1978. Elektronika 2. Teori dan Penerapannya. Penerbit ITB Bandung</i></p> <hr/> <p><b>Materi:</b> Penguat emitor ditanahkan</p> <p><b>Pustaka:</b> <i>Boylestad, R., and Nashelsky, L. Electronics Devices and Circuits: Theory. Seventh Edition. Prentice Hall.</i></p>	6%

3	Mampu menganalisis data hasil pengukuran saat praktikum Penguat Emitor Ditanahkan dengan umpan balik	<p>1. Mahasiswa dapat menggunakan alat ukur multimeter, osiloskop dan AFG dengan benar.</p> <p>2. Mahasiswa dapat menemukan data percobaan penguat emiitor ditanahkan dengan umpan balik dengan benar.</p> <p>3. Mahasiswa dapat menganalisis data percobaan penguat emiitor ditanahkan dengan umpan balik dengan benar.</p>	<p><b>Kriteria:</b></p> <p>1. Mahasiswa mampu menggunakan alat ukur multimeter, osiloskop dan AFG dengan benar.</p> <p>2. Mahasiswa mampu menemukan data percobaan penguat emiitor ditanahkan dengan umpan balik dengan benar.</p> <p>3. Mahasiswa mampu menganalisis data percobaan penguat emiitor ditanahkan dengan umpan balik dengan benar.</p> <p><b>Bentuk Penilaian :</b> Praktik / Unjuk Kerja</p>	Praktikum di laboratorium elektronika dasar secara berkelompok. (120 menit)		<p><b>Materi:</b> Rangkaian penguat emitor ditanahkan (CE) dengan umpan balik</p> <p><b>Pustaka:</b> <i>Sutrisno. 1978. Elektronika 2. Teori dan Penerapannya. Penerbit ITB Bandung</i></p> <hr/> <p><b>Materi:</b> Rangkaian penguat emitor ditanahkan (CE) dengan umpan balik</p> <p><b>Pustaka:</b> <i>Tooley, M. 2006. Electronics Circuit: Fundamentals and Applications. Third Edition. Elsevier Ltd.</i></p> <hr/> <p><b>Materi:</b> Rangkaian penguat emitor ditanahkan (CE) dengan umpan balik</p> <p><b>Pustaka:</b> <i>Boylestad, R., and Nashelsky, L. Electronics Devices and Circuits: Theory. Seventh Edition. Prentice Hall.</i></p> <hr/> <p><b>Materi:</b> Rangkaian penguat emitor ditanahkan (CE) dengan umpan balik</p> <p><b>Pustaka:</b> <i>Floyd, T. L. 2012. Electronics Devices. Prentice Hall</i></p>	5%
---	--	--	---	---	--	--	----

4	Mampu menganalisis data hasil pengukuran saat praktikum Penguat Emitor Ditanahkan dengan umpan balik	<p>1. Mahasiswa dapat menggunakan alat ukur multimeter, osiloskop dan AFG dengan benar.</p> <p>2. Mahasiswa dapat menemukan data percobaan penguat emiitor ditanahkan dengan umpan balik dengan benar.</p> <p>3. Mahasiswa dapat menganalisis data percobaan penguat emiitor ditanahkan dengan umpan balik dengan benar.</p>	<p><b>Kriteria:</b></p> <p>1. Mahasiswa mampu menggunakan alat ukur multimeter, osiloskop dan AFG dengan benar.</p> <p>2. Mahasiswa mampu menemukan data percobaan penguat emiitor ditanahkan dengan umpan balik dengan benar.</p> <p>3. Mahasiswa mampu menganalisis data percobaan penguat emiitor ditanahkan dengan umpan balik dengan benar.</p> <p><b>Bentuk Penilaian :</b> Penilaian Praktikum</p>		Daring (120 menit)	<p><b>Materi:</b> Rangkaian penguat emitor ditanahkan (CE) dengan umpan balik</p> <p><b>Pustaka:</b> <i>Sutrisno. 1978. Elektronika 2. Teori dan Penerapannya. Penerbit ITB Bandung</i></p> <hr/> <p><b>Materi:</b> Rangkaian penguat emitor ditanahkan (CE) dengan umpan balik</p> <p><b>Pustaka:</b> <i>Tooley, M. 2006. Electronics Circuit: Fundamentals and Applications. Third Edition. Elsevier Ltd.</i></p> <hr/> <p><b>Materi:</b> Rangkaian penguat emitor ditanahkan (CE) dengan umpan balik</p> <p><b>Pustaka:</b> <i>Boylestad, R., and Nashelsky, L. Electronics Devices and Circuits: Theory. Seventh Edition. Prentice Hall.</i></p> <hr/> <p><b>Materi:</b> Rangkaian penguat emitor ditanahkan (CE) dengan umpan balik</p> <p><b>Pustaka:</b> <i>Floyd, T. L. 2012. Electronics Devices. Prentice Hall</i></p>	5%
---	--	--	---	--	--------------------	--	----

5	Mampu menganalisis data hasil pengukuran saat praktikum Karakteristik JFET.	<p>1. Mahasiswa dapat menggunakan alat ukur multimeter, osiloskop dan AFG dengan benar.</p> <p>2. Mahasiswa dapat menemukan data percobaan karakteristik JFET dengan benar.</p> <p>3. Mahasiswa dapat menganalisis data percobaan karakteristik JFET dengan benar.</p>	<p><b>Kriteria:</b></p> <p>1. Mahasiswa mampu menggunakan alat ukur multimeter, osiloskop dan AFG dengan benar.</p> <p>2. Mahasiswa mampu menemukan data percobaan karakteristik JFET dengan benar.</p> <p>3. Mahasiswa mampu menganalisis data percobaan karakteristik JFET dengan benar.</p> <p><b>Bentuk Penilaian :</b> Praktik / Unjuk Kerja</p>	Praktikum di laboratorium elektronika dasar secara berkelompok. (120 menit)		<p><b>Materi:</b> Karakteristik JFET</p> <p><b>Pustaka:</b> <i>Sutrisno. 1978. Elektronika 2. Teori dan Penerapannya. Penerbit ITB Bandung</i></p> <hr/> <p><b>Materi:</b> Karakteristik JFET</p> <p><b>Pustaka:</b> <i>Tooley, M. 2006. Electronics Circuit: Fundamentals and Applications. Third Edition. Elsevier Ltd.</i></p> <hr/> <p><b>Materi:</b> Karakteristik JFET</p> <p><b>Pustaka:</b> <i>Boylestad, R., and Nashelsky, L. Electronics Devices and Circuits: Theory. Seventh Edition. Prentice Hall.</i></p> <hr/> <p><b>Materi:</b> Karakteristik JFET</p> <p><b>Pustaka:</b> <i>Floyd, T. L. 2012. Electronics Devices. Prentice Hall</i></p>	5%
---	---	--	---	---	--	--	----

6	Mampu menganalisis data hasil pengukuran saat praktikum Karakteristik JFET.	<p>1.Mahasiswa dapat menggunakan alat ukur multimeter, osiloskop dan AFG dengan benar.</p> <p>2.Mahasiswa dapat menemukan data percobaan karakteristik JFET dengan benar.</p> <p>3.Mahasiswa dapat menganalisis data percobaan karakteristik JFET dengan benar.</p>	<p><b>Kriteria:</b></p> <p>1.Mahasiswa mampu menggunakan alat ukur multimeter, osiloskop dan AFG dengan benar.</p> <p>2.Mahasiswa mampu menemukan data percobaan karakteristik JFET dengan benar.</p> <p>3.Mahasiswa mampu menganalisis data percobaan karakteristik JFET dengan benar.</p> <p><b>Bentuk Penilaian :</b> Penilaian Praktikum</p>		Daring (120 menit)	<p><b>Materi:</b> Karakteristik JFET</p> <p><b>Pustaka:</b> <i>Sutrisno. 1978. Elektronika 2. Teori dan Penerapannya. Penerbit ITB Bandung</i></p> <hr/> <p><b>Materi:</b> Karakteristik JFET</p> <p><b>Pustaka:</b> <i>Tooley, M. 2006. Electronics Circuit: Fundamentals and Applications. Third Edition. Elsevier Ltd.</i></p> <hr/> <p><b>Materi:</b> Karakteristik JFET</p> <p><b>Pustaka:</b> <i>Boylestad, R., and Nashelsky, L. Electronics Devices and Circuits: Theory. Seventh Edition. Prentice Hall.</i></p> <hr/> <p><b>Materi:</b> Karakteristik JFET</p> <p><b>Pustaka:</b> <i>Floyd, T. L. 2012. Electronics Devices. Prentice Hall</i></p>	5%
7	Mampu menganalisis data hasil pengukuran saat praktikum Penguat JFET.	<p>1.Mahasiswa dapat menggunakan alat ukur multimeter, osiloskop dan AFG dengan benar.</p> <p>2.Mahasiswa dapat menemukan data percobaan penguat JFET dengan benar.</p> <p>3.Mahasiswa dapat menganalisis data percobaan penguat JFET dengan benar.</p>	<p><b>Kriteria:</b></p> <p>1.Mahasiswa mampu menggunakan alat ukur multimeter, osiloskop dan AFG dengan benar.</p> <p>2.Mahasiswa mampu menemukan data percobaan penguat JFET dengan benar.</p> <p>3.Mahasiswa mampu menganalisis data percobaan penguat JFET dengan benar.</p> <p><b>Bentuk Penilaian :</b> Penilaian Praktikum, Praktik / Unjuk Kerja</p>	Praktikum di laboratorium elektronika dasar secara berkelompok. (120 menit)			6%

8	Ujian Tengah Semester/Evaluasi Tengah Semester	Mahasiswa menyajikan data hasil praktikum yang telah dilakukan ke dalam bentuk laporan praktikum (lab report).	<b>Kriteria:</b> Mahasiswa mampu menyajikan data hasil praktikum yang telah dilakukan ke dalam bentuk laporan praktikum (lab report).  <b>Bentuk Penilaian :</b> Penilaian Portofolio, Penilaian Praktikum		Daring (120 menit)		8%
9	Mampu menganalisis data hasil pengukuran saat praktikum Operasional Amplifier (OP-Amp) inverting dan non inverting.	1.Mahasiswa dapat menggunakan alat ukur multimeter, osiloskop dan AFG dengan benar. 2.Mahasiswa dapat menemukan data percobaan Operasional Amplifier (OP-Amp) inverting dan non inverting dengan benar. 3.Mahasiswa dapat menganalisis data percobaan Operasional Amplifier (OP-Amp) inverting dan non inverting dengan benar.	<b>Kriteria:</b> 1.Mahasiswa mampu menggunakan alat ukur multimeter, osiloskop dan AFG dengan benar. 2.Mahasiswa mampu menemukan data percobaan Operasional Amplifier (OP-Amp) inverting dan non inverting dengan benar. 3.Mahasiswa mampu menganalisis data percobaan Operasional Amplifier (OP-Amp) inverting dan non inverting dengan benar  <b>Bentuk Penilaian :</b> Praktik / Unjuk Kerja	Praktikum		<b>Materi:</b> Operasional Amplifier (OP-Amp) inverting dan non inverting. <b>Pustaka:</b> <i>Sutrisno. 1978. Elektronika 2. Teori dan Penerapannya. Penerbit ITB Bandung</i>  <b>Materi:</b> Operasional Amplifier (OP-Amp) inverting dan non inverting. <b>Pustaka:</b> <i>Tooley, M. 2006. Electronics Circuit: Fundamentals and Applications. Third Edition. Elsevier Ltd.</i>  <b>Materi:</b> Operasional Amplifier (OP-Amp) inverting dan non inverting. <b>Pustaka:</b> <i>Tim Elektronika Dasar. 2010. Panduan Praktikum Elektronika Dasar 2. Surabaya: JDS</i>	5%
10							0%
11							0%
12							0%
13							0%
14							0%
15							0%
16							0%

#### Rekap Persentase Evaluasi : Case Study

No	Evaluasi	Persentase
1.	Aktifitas Partisipasif	4%
2.	Penilaian Portofolio	4%
3.	Penilaian Praktikum	20%
4.	Praktik / Unjuk Kerja	21%
		49%

#### Catatan

1. **Capaian Pembelajaran Lulusan Prodi (CPL - Prodi)** adalah kemampuan yang dimiliki oleh setiap lulusan prodi yang merupakan internalisasi dari sikap, penguasaan pengetahuan dan ketrampilan sesuai dengan jenjang prodinya yang diperoleh melalui proses pembelajaran.
2. **CPL yang dibebankan pada mata kuliah** adalah beberapa capaian pembelajaran lulusan program studi (CPL-Prodi) yang digunakan untuk pembentukan/pengembangan sebuah mata kuliah yang terdiri dari aspek sikap, ketrampilan umum, ketrampilan khusus dan pengetahuan.
3. **CP Mata kuliah (CPMK)** adalah kemampuan yang dijabarkan secara spesifik dari CPL yang dibebankan pada mata kuliah, dan bersifat spesifik terhadap bahan kajian atau materi pembelajaran mata kuliah tersebut.
4. **Sub-CPMK Mata kuliah (Sub-CPMK)** adalah kemampuan yang dijabarkan secara spesifik dari CPMK yang dapat diukur atau diamati dan merupakan kemampuan akhir yang direncanakan pada tiap tahap pembelajaran, dan bersifat spesifik terhadap materi pembelajaran mata kuliah tersebut.
5. **Indikator penilaian** kemampuan dalam proses maupun hasil belajar mahasiswa adalah pernyataan spesifik dan terukur yang mengidentifikasi kemampuan atau kinerja hasil belajar mahasiswa yang disertai bukti-bukti.
6. **Kreteria Penilaian** adalah patokan yang digunakan sebagai ukuran atau tolok ukur ketercapaian pembelajaran dalam penilaian berdasarkan indikator-indikator yang telah ditetapkan. Kreteria penilaian merupakan pedoman bagi penilai agar penilaian konsisten dan tidak bias. Kreteria dapat berupa kuantitatif ataupun kualitatif.
7. **Bentuk penilaian:** tes dan non-tes.
8. **Bentuk pembelajaran:** Kuliah, Responsi, Tutorial, Seminar atau yang setara, Praktikum, Praktik Studio, Praktik Bengkel, Praktik Lapangan, Penelitian, Pengabdian Kepada Masyarakat dan/atau bentuk pembelajaran lain yang setara.
9. **Metode Pembelajaran:** Small Group Discussion, Role-Play & Simulation, Discovery Learning, Self-Directed Learning, Cooperative Learning, Collaborative Learning, Contextual Learning, Project Based Learning, dan metode lainnya yg setara.
10. **Materi Pembelajaran** adalah rincian atau uraian dari bahan kajian yg dapat disajikan dalam bentuk beberapa pokok dan sub-pokok bahasan.
11. **Bobot penilaian** adalah prosentasi penilaian terhadap setiap pencapaian sub-CPMK yang besarnya proposional dengan tingkat kesulitan pencapaian sub-CPMK tsb., dan totalnya 100%.
12. TM=Tatap Muka, PT=Penugasan terstruktur, BM=Belajar mandiri.