



**Universitas Negeri Surabaya
Fakultas Vokasi
Program Studi D4 Manajemen Informatika**

Kode Dokumen

RENCANA PEMBELAJARAN SEMESTER

| MATA KULIAH (MK) | | KODE | Rumpun MK | | BOBOT (sks) | | | SEMESTER | Tgl Penyusunan | | | | | | | | | | |
|---|---|--|-------------------|--|---|-----|-----------------|---------------------------|------------------|-----|---------------------------------|---------------------|----|----|----|----|----|----|--|
| Prak. Analisis Dan Desain Perangkat Lunak | | 99995740101149 | | | T=0 | P=1 | ECTS=1.59 | 3 | 21 November 2024 | | | | | | | | | | |
| OTORISASI | | Pengembang RPS | | | Koordinator RMK | | | Koordinator Program Studi | | | | | | | | | | | |
| | | | | | | | | | | | | | | | | | | | |
| Model Pembelajaran | | Project Based Learning | | | | | | | | | | | | | | | | | |
| Capaian Pembelajaran (CP) | | CPL-PRODI yang dibebankan pada MK | | | | | | | | | | | | | | | | | |
| | | Capaian Pembelajaran Mata Kuliah (CPMK) | | | | | | | | | | | | | | | | | |
| | | Matrik CPL - CPMK | | | | | | | | | | | | | | | | | |
| | | | | CPMK | | | | | | | | | | | | | | | |
| | | | | Matrik CPMK pada Kemampuan akhir tiap tahapan belajar (Sub-CPMK) | | | | | | | | | | | | | | | |
| | | CPMK | Minggu Ke | | | | | | | | | | | | | | | | |
| | | | 1 | 2 | 3 | 4 | 5 | 6 | 7 | 8 | 9 | 10 | 11 | 12 | 13 | 14 | 15 | 16 | |
| Deskripsi Singkat MK | | Mata kuliah analisis dan desain perangkat lunak mengajarkan kepada mahasiswa mengenai langkah – langkah dalam membangun perangkat lunak dengan berbagai tahapan, metode serta teknik dalam proses pengembangan perangkat lunak, sehingga diharapkan mahasiswa mampu untuk mendesain perangkat lunak maupun memperbaiki perangkat lunak yang sudah ada. | | | | | | | | | | | | | | | | | |
| Pustaka | | Utama : | | | | | | | | | | | | | | | | | |
| | | 1. Langer, Arthur M. 2008. Analysis and Design of Information Systems 3rd edition. Springer. 2. Dennis, Wixom, Roth. 2012. System Analysis And Design. Fifth Edition. John Wiley & Sons, Inc. 3. Hoffer, George, Valacich. 2011. Modern System Analysis and Design. Sixth Edition. Pearson | | | | | | | | | | | | | | | | | |
| | | Pendukung : | | | | | | | | | | | | | | | | | |
| Dosen Pengampu | | Asmunin, S.Kom., M.Kom. Andi Iwan Nurhidayat, S.Kom., M.T. Salamun Rohman Nudin, S.Kom., M.Kom. M Adamu Islam Mashuri, S.Tr.T., M.Tr.Kom. | | | | | | | | | | | | | | | | | |
| Mg Ke- | Kemampuan akhir tiap tahapan belajar (Sub-CPMK) | Penilaian | | | Bantuk Pembelajaran, Metode Pembelajaran, Penugasan Mahasiswa, [Estimasi Waktu] | | | | | | Materi Pembelajaran [Pustaka] | Bobot Penilaian (%) | | | | | | | |
| | | Indikator | Kriteria & Bentuk | Luring (offline) | | | Daring (online) | | | | | | | | | | | | |
| (1) | (2) | (3) | (4) | (5) | | | (6) | | | (7) | (8) | | | | | | | | |

| | | | | | | | |
|---|-------------------------------|--|--|--|--|--|----|
| 1 | Pengenalan perangkat lunak | <p>1.Menjelaskan dan memahami mengenai sebuah perangkat lunak disertai dengan contoh</p> <p>2.Menjelaskan dan memahami ciri – ciri perangkat lunak</p> <p>3.Menjelaskan dan memahami komponen dalam perangkat lunak yang terintegrasi</p> <p>4.Menjelaskan dan memahami batasan yang terdapat dalam perangkat lunak</p> <p>5.Menjelaskan dan memahami pentingnya tujuan di dalam sebuah perangkat lunak</p> <p>6.Menjelaskan dan memahami input, proses dan output yang terdapat pada sebuah perangkat lunak</p> | Kriteria: 1.Benar = 1 2.Salah = 0 | Pendekatan : SaintifikMetode : Diskusi, presentasiModel : Kooperatif 2 X 50 | | | 0% |
| 2 | Memahami Jenis – Jenis Sistem | <p>1.Menjelaskan dan memahami TPS (Transaction Processing System)</p> <p>2.Menjelaskan dan memahami MIS (Management Information System)</p> <p>3.Menjelaskan dan memahami VIS (Virtual Information System)</p> <p>4.Menjelaskan dan memahami DSS (Decession Support System)</p> <p>5.Menjelaskan dan memahami ERP(Enterpries Resource Planning)</p> <p>6.Menjelaskan beberapa jenis system dalam bentuk studi kasus</p> | Kriteria: 1.Benar = 1 2.Salah = 0 | Pendekatan :SaintifikMetode : Diskusi, presentasiModel : Kooperatif 2 X 50 | | | 0% |
| 3 | Memahami Metode SDLC | <p>1.Menjelaskan dan memahami metode SDLC (System Development Life Cycle)</p> <p>2.Menjelaskan dan memahami kelebihan serta kekurangan SDLC</p> <p>3.Mampu memberikan contoh penggunaan metode SDLC dalam pengembangan perangkat lunak</p> <p>4.Tugas : implementasi metode SDLC pada sistem pendidikan sekolah</p> | Kriteria: 1.Benar = 1 2.Salah = 0 | Pendekatan :SaintifikMetode : Diskusi, presentasiModel : Kooperatif 2 X 50 | | | 0% |

| | | | | | | | |
|---|---|---|--|---|--|--|----|
| 4 | Memahami Teknik Dalam Menganalisis Suatu perangkat lunak | <p>1.Menjelaskan dan memahami teknik menganalisa suatu perangkat lunak</p> <p>2.Menjelaskan dan memahami langkah – langkah saat akan menganalisa suatu perangkat lunak</p> <p>3.Menjelaskan dan memahami proses yang harus dilakukan dalam menganalisa suatu perangkat lunak</p> <p>4.Tugas Presentasi</p> | Kriteria: Benar =1Salah = 0 | Pendekatan :SaintifikModel :KooperatifMetode : Diskusi, Presentasi 2 X 50 | | | 0% |
| 5 | Memahami Model Waterfall untuk menganalisa sistem | <p>1.Menjelaskan dan memahami model waterfall</p> <p>2.Menjelaskan dan memahami kelebihan model waterfall</p> <p>3.Menjelaskan dan memahami kekurangan model waterfall</p> <p>4.Tugas Presentasi</p> | Kriteria: Benar =1Salah = 0 | Pendekatan:SaintifikModel:KooperatifMetode: Diskusi, Presentasi 2 X 50 | | | 0% |
| 6 | Memahami Pendekatan Dalam Melakukan Analisis Sistem perangkat lunak | <p>1.Menjelaskan dan memahami implementasi requirement analysis perangkat lunak</p> <p>2.Menjelaskan dan memahami implementasi system design perangkat lunak</p> <p>3.Menjelaskan dan memahami implementasi dalam model waterfall</p> <p>4.Menjelaskan dan memahami implementasi testing</p> <p>5.Menjelaskan dan memahami implementasi deployment</p> <p>6.Menjelaskan dan memahami implementasi maintenance</p> <p>7.Tugas presentasi</p> | Kriteria: Benar =1Salah = 0 | Pendekatan:SaintifikModel:KooperatifMetode: Diskusi, Presentasi 2 X 50 | | | 0% |
| 7 | Memahami Proses Analisis Sistem perangkat lunak | <p>1.Menjelaskan dan memahami teknik pengumpulan data</p> <p>2.Menentukan Batas dan Ruang Lingkup Sistem perangkat lunak</p> <p>3.Menjelaskan dan memahami analisis masalah</p> <p>4.Menjelaskan dan memahami analisis kebutuhan sistem perangkat lunak</p> <p>5.Menjelaskan dan memahami proses logical design</p> <p>6.Menjelaskan dan memahami analisa keputusan</p> | Kriteria: Benar =1Salah = 0 | Pendekatan:SaintifikModel:KooperatifMetode: Diskusi, Presentasi 2 X 50 | | | 0% |
| 8 | Ujian Tengah Semester | | Kriteria: 1.Benar = 1 2.Salah = 0 | 2 X 50 | | | 0% |

| | | | | | | | |
|----|---|---|--|--|--|--|----|
| 9 | Memahami Pengenalan Data Model | 1.Menjelaskan dan memahami DBMS (Data Base Manajemen System) 2.Menjelaskan dan memahami konsep ERD 3.Menjelaskan dan memahami metodologi membangun ERD 4.Menjelaskan dan memahami pemetaan model ER ke skema Relasi | Kriteria: 1.Benar = 1 2.Salah = 0 | Pendekatan : Saintifik Model : Kooperatif Metode : Diskusi, Presentasi 2 X 50 | | | 0% |
| 10 | Implementasi ERD Dalam Perancangan Sistem Berdasarkan Studi Kasus | 1.Menjelaskan dan memahami proses implementasiERD dalam perancangan system suatu studi kasus 2.Menjelaskan dan memahami parameter ERD untuk merancangan suatu sistem 3.Menjelaskan dan memahami atribut – atribut ERD yang dibutuhkan untuk merancang suatu system 4.Presentasi implementasi ERD berdasarkan studi kasus | Kriteria: 1.Bener = 1 2.salah = 0 | Saintifik/Diskusi/presentasi/Kooperatif 2 X 50 | | | 0% |
| 11 | Memahami Desain Database | 1.Menjelaskan dan memahami diskripsi umum desain database 2.Menjelaskan dan memahami konsep dasar database 3.Menjelaskan dan memahami perbandingan conventional file dengan modern database 4.Menjelaskan dan memahami relational database management system 5.Menjelaskan dan memahami proses implementasi desain database | Kriteria: 1.Bener = 1 2.Salah = 0 | Pendekatan : Saintifik Metode : Diskusi, presentasi Model : Kooperatif 2 X 50 | | | 0% |
| 12 | Pendekatan Dalam Mendesain Sistem | 1.Menjelaskan dan memahami konsep dasar UML 2.Menjelaskan dan memahami Fungsi UML 3.Menjelaskan dan memahami Implementasi UML 4.Menjelaskan dan memahami proses mendesain system menggunakan UML 5.Presentasi implementasi UML berdasarkan studi kasus masing - masing | Kriteria: 1.Benar = 1 2.Salah = 0 | Pendekatan : Saintifik Metode : Diskusi, presentasi Model : Kooperatif 2 X 50 | | | 0% |

| | | | | | | | |
|----|------------------------------------|--|--|--|--|--|----|
| 13 | Memahami Desain Sistem Input | 1.Menjelaskan dan memahami konsep dasar sistem input 2.Menjelaskan dan memahami perangkat sistem input 3.Menjelaskan dan memahami penerapan perangkat sistem input 4.Menjelaskan dan memahami prinsip dalam mendesain sistem input 5.Menjelaskan dan memahami komponen GUI sistem input | Kriteria: 1.Betul = 1 2.Salah = 0 | Pendekatan : SaintifikMetode : Diskusi, presentasiModel : Kooperatif 2 X 50 | | | 0% |
| 14 | Memahami Desain Sistem Output | 1.Menjelaskan dan memahami konsep dasar sistem output 2.Menjelaskan dan memahami perangkat sistem output 3.Menjelaskan dan memahami penerapan perangkat sistem output 4.Menjelaskan dan memahami prinsip dalam mendesain sistem output 5.Menjelaskan dan memahami komponen GUI sistem output | Kriteria: 1.Bener = 1 2.Salah = 0 | Pendekatan :SaintifikMetode : Diskusi, presentasiModel : Kooperatif 2 X 50 | | | 0% |
| 15 | Memahami User Interface Technology | 1.Menjelaskan dan memahami konsep User Interface 2.Menjelaskan dan memahami perancangan User Interface 3.Menjelaskan dan memahami chart the user interface dialogue 4.Menjelaskan dan memahami Prototype the Dialogue and User Interface 5.Menjelaskan dan memahami obtain user feedback | Kriteria: 1.Benar = 1 2.Salah = 0 | Pendekatan :SaintifikMetode : Diskusi, presentasiModel : Kooperatif 2 X 50 | | | 0% |
| 16 | | | | | | | 0% |

Rekap Persentase Evaluasi : Project Based Learning

| No | Evaluasi | Persentase |
|----|----------|------------|
| | | 0% |

Catatan

1. **Capaian Pembelajaran Lulusan Prodi (CPL - Prodi)** adalah kemampuan yang dimiliki oleh setiap lulusan prodi yang merupakan internalisasi dari sikap, penguasaan pengetahuan dan ketrampilan sesuai dengan jenjang prodinya yang diperoleh melalui proses pembelajaran.
2. **CPL yang dibebankan pada mata kuliah** adalah beberapa capaian pembelajaran lulusan program studi (CPL-Prodi) yang digunakan untuk pembentukan/pengembangan sebuah mata kuliah yang terdiri dari aspek sikap, ketrampilan umum, ketrampilan khusus dan pengetahuan.
3. **CP Mata Kuliah (CPMK)** adalah kemampuan yang dijabarkan secara spesifik dari CPL yang dibebankan pada mata kuliah, dan bersifat spesifik terhadap bahan kajian atau materi pembelajaran mata kuliah tersebut.
4. **Sub-CPMK Mata Kuliah (Sub-CPMK)** adalah kemampuan yang dijabarkan secara spesifik dari CPMK yang dapat diukur atau diamati dan merupakan kemampuan akhir yang direncanakan pada tiap tahap pembelajaran, dan bersifat spesifik terhadap materi pembelajaran mata kuliah tersebut.
5. **Indikator penilaian** kemampuan dalam proses maupun hasil belajar mahasiswa adalah pernyataan spesifik dan terukur yang mengidentifikasi kemampuan atau kinerja hasil belajar mahasiswa yang disertai bukti-bukti.
6. **Kriteria Penilaian** adalah patokan yang digunakan sebagai ukuran atau tolok ukur ketercapaian pembelajaran dalam penilaian berdasarkan indikator-indikator yang telah ditetapkan. Kriteria penilaian merupakan pedoman bagi penilai agar penilaian konsisten dan tidak bias. Kriteria dapat berupa kuantitatif ataupun kualitatif.
7. **Bentuk penilaian:** tes dan non-tes.
8. **Bentuk pembelajaran:** Kuliah, Responsi, Tutorial, Seminar atau yang setara, Praktikum, Praktik Studio, Praktik Bengkel, Praktik Lapangan, Penelitian, Pengabdian Kepada Masyarakat dan/atau bentuk pembelajaran lain yang setara.
9. **Metode Pembelajaran:** Small Group Discussion, Role-Play & Simulation, Discovery Learning, Self-Directed Learning, Cooperative Learning, Collaborative Learning, Contextual Learning, Project Based Learning, dan metode lainnya yg setara.
10. **Materi Pembelajaran** adalah rincian atau uraian dari bahan kajian yg dapat disajikan dalam bentuk beberapa pokok dan sub-pokok bahasan.
11. **Bobot penilaian** adalah prosentasi penilaian terhadap setiap pencapaian sub-CPMK yang besarnya proposisional dengan tingkat kesulitan pencapaian sub-CPMK tsb., dan totalnya 100%.
12. TM=Tatap Muka, PT=Penugasan terstruktur, BM=Belajar mandiri.

