



**Universitas Negeri Surabaya**  
**Fakultas Vokasi**  
**Program Studi D4 Manajemen Informatika**

Kode Dokumen

**RENCANA PEMBELAJARAN SEMESTER**

MATA KULIAH (MK)	KODE	Rumpun MK	BOBOT (sks)			SEMESTER	Tgl Penyusunan																																																		
Analisis Dan Disain Perangkat Lunak	99995740102149	Mata Kuliah Wajib Program Studi	T=2	P=0	ECTS=3.18	3	18 November 2024																																																		
OTORISASI	Pengembang RPS		Koordinator RMK			Koordinator Program Studi																																																			
	M Adamu Islam Mashuri, S.Tr.T., M.Tr.Kom		M Adamu Islam Mashuri, S.Tr.T., M.Tr.Kom			Dodik Arwin Dermawan, S.ST., S.T., M.T.																																																			
Model Pembelajaran	Project Based Learning																																																								
Capaian Pembelajaran (CP)	CPL-PRODI yang dibebankan pada MK																																																								
CPL-1	Mampu menunjukkan nilai-nilai agama, kebangsaan dan budaya nasional, serta etika akademik dalam melaksanakan tugasnya																																																								
CPL-2	Menunjukkan karakter tangguh, kolaboratif, adaptif, inovatif, inklusif, belajar sepanjang hayat, dan berjiwa kewirausahaan																																																								
CPL-3	Mengembangkan pemikiran logis, kritis, sistematis, dan kreatif dalam melakukan pekerjaan yang spesifik di bidang keahliannya serta sesuai dengan standar kompetensi kerja bidang yang bersangkutan																																																								
CPL-4	Mengembangkan diri secara berkelanjutan dan berkolaborasi.																																																								
CPL-5	Bertakwa kepada Tuhan Yang Maha Esa dan mampu menunjukkan sikap religius serta menjunjung tinggi nilai kemanusiaan dalam menjalankan tugas berdasarkan agama, moral dan etika diwujudkan dengan menghargai keanekaragaman budaya, pandangan, agama, dan kepercayaan, serta pendapat atau temuan orisinal orang lain.																																																								
CPL-6	Mampu melakukan kerjasama dengan pembimbing, kolega, sejawat sebagai warga negara yang memiliki rasa nasionalisme, sportivitas serta menghargai keanekaragaman budaya, pandangan, agama dan kepercayaan.																																																								
CPL-7	Dapat mengkaji dan memanfaatkan ilmu pengetahuan dan teknologi dalam memberikan solusi serta bertanggung jawab terhadap hasil kerja kelompok maupun mandiri yang bermutu dan terukur dengan sifat dan konteks yang sesuai dengan bidang keahliannya.																																																								
CPL-8	Mampu menerapkan pemikiran logis, kritis dan inovatif dalam melakukan pekerjaan dalam bidang teknologi informasi dengan menunjukkan kinerja yang bermutu dan terukur serta memantapkannya untuk menganalisa, mendokumentasikan dan menyusun deskripsi saintifik hasil kajian dalam bentuk laporan yang terjamin kesahihannya.																																																								
CPL-9	Menguasai pengetahuan dan teknik berkomunikasi secara lisan dan tulisan menggunakan bahasa indonesia dan inggris.																																																								
CPL-10	Mampu memilih sumberdaya dan memanfaatkan perangkat atau teknologi modern untuk merancang dan mewujudkan bidang rekayasa perangkat lunak sesuai dengan kebutuhan fungsional dan non fungsional secara spesifik dengan pertimbangan yang tepat terhadap masalah kultural, sosial, dan lingkungan dengan mengacu kepada metode dan standar industri.																																																								
CPL-11	Mampu menerapkan matematika dan prinsip rekayasa dalam mengidentifikasi, memformulasikan, melakukan penelusuran referensi atau standar, menganalisis dan menyelesaikan masalah bidang rekayasa perangkat lunak menggunakan perangkat analisa pada bidang teknologi informasi																																																								
CPL-12	Mampu meningkatkan kinerja atau mutu suatu proses dalam perangkat lunak melalui pengujian, pengukuran obyek kerja, analisis dan interpretasi data sesuai prosedur dan standar.																																																								
CPL-13	Menguasai konsep matematika terapan, pengetahuan dasar TIK (Algoritma, Pemrograman, Basis Data), sains dan prinsip rekayasa yang diperlukan untuk analisis dan perancangan sistem, proses, produk atau komponen pada rekayasa perangkat lunak																																																								
CPL-14	Menguasai konsep, prinsip dan teknik analisis serta pengetahuan kode dan standar yang berlaku pada bidang teknologi rekayasa secara teoritis dan mampu menggunakannya pada tataran praktikal serta memanfaatkannya untuk wirausaha.																																																								
CPL-15	Memiliki pengetahuan mengenai perkembangan teknologi terbaru dan terkini di bidang rekayasa perangkat serta prinsip dan isu terkini terkait faktor ekonomi, kesehatan dan keselamatan kerja (K3), sosial, ekologi secara umum.																																																								
Capaian Pembelajaran Mata Kuliah (CPMK)	CPMK - 1																																																								
CPMK - 1	Mahasiswa memiliki pengetahuan tentang dasar-dasar Analisis dan Desain Perangkat Lunak																																																								
Matrik CPL - CPMK	<table border="1" style="width: 100%; text-align: center;"> <thead> <tr> <th>CPMK</th> <th>CPL-1</th> <th>CPL-2</th> <th>CPL-3</th> <th>CPL-4</th> <th>CPL-5</th> <th>CPL-6</th> <th>CPL-7</th> <th>CPL-8</th> <th>CPL-9</th> <th>CPL-10</th> <th>CPL-11</th> <th>CPL-12</th> <th>CPL-13</th> <th>CPL-14</th> <th>CPL-15</th> </tr> </thead> <tbody> <tr> <td>CPMK-1</td> <td>✓</td> <td>✓</td> <td>✓</td> <td>✓</td> <td>✓</td> <td>✓</td> <td>✓</td> <td>✓</td> <td>✓</td> <td>✓</td> <td>✓</td> <td>✓</td> <td>✓</td> <td>✓</td> <td>✓</td> </tr> </tbody> </table>							CPMK	CPL-1	CPL-2	CPL-3	CPL-4	CPL-5	CPL-6	CPL-7	CPL-8	CPL-9	CPL-10	CPL-11	CPL-12	CPL-13	CPL-14	CPL-15	CPMK-1	✓	✓	✓	✓	✓	✓	✓	✓	✓	✓	✓	✓	✓	✓	✓																		
CPMK	CPL-1	CPL-2	CPL-3	CPL-4	CPL-5	CPL-6	CPL-7	CPL-8	CPL-9	CPL-10	CPL-11	CPL-12	CPL-13	CPL-14	CPL-15																																										
CPMK-1	✓	✓	✓	✓	✓	✓	✓	✓	✓	✓	✓	✓	✓	✓	✓																																										
Matrik CPMK pada Kemampuan akhir tiap tahapan belajar (Sub-CPMK)	<table border="1" style="width: 100%; text-align: center;"> <thead> <tr> <th rowspan="2">CPMK</th> <th colspan="16">Minggu Ke</th> </tr> <tr> <th>1</th> <th>2</th> <th>3</th> <th>4</th> <th>5</th> <th>6</th> <th>7</th> <th>8</th> <th>9</th> <th>10</th> <th>11</th> <th>12</th> <th>13</th> <th>14</th> <th>15</th> <th>16</th> </tr> </thead> <tbody> <tr> <td>CPMK-1</td> <td></td> <td></td> <td></td> <td></td> <td></td> <td></td> <td></td> <td></td> <td></td> <td></td> <td></td> <td></td> <td></td> <td></td> <td></td> <td></td> </tr> </tbody> </table>							CPMK	Minggu Ke																1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	CPMK-1																
CPMK	Minggu Ke																																																								
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16																																									
CPMK-1																																																									
Deskripsi Singkat MK	Mata kuliah analisis dan desain perangkat lunak mengajarkan kepada mahasiswa mengenai langkah – langkah dalam membangun perangkat lunak dengan berbagai tahapan, metode serta teknik dalam proses pengembangan perangkat lunak, sehingga diharapkan mahasiswa mampu untuk mendesain perangkat lunak maupun memperbaiki perangkat lunak yang sudah ada.																																																								
Pustaka	Utama :	<ol style="list-style-type: none"> <li>Langer, Arthur M. 2008. Analysis and Design of Information Systems 3rd edition. Springer</li> <li>Dennis, Wixom, Roth. 2012. System Analysis And Design. Fifth Edition. John Wiley &amp; Sons, Inc.</li> <li>Hoffer, George, Valacich. 2011. Modern System Analysis and Design. Sixth Edition. Pearson</li> </ol>																																																							
	Pendukung :																																																								

Dosen Pengampu		Asmunin, S.Kom., M.Kom. Andi Iwan Nurhidayat, S.Kom., M.T. Salamun Rohman Nudin, S.Kom., M.Kom. M Adamu Islam Mashuri, S.Tr.T., M.Tr.Kom.					
Mg Ke-	Kemampuan akhir tiap tahapan belajar (Sub-CPMK)	Penilaian		Bantuk Pembelajaran, Metode Pembelajaran, Penugasan Mahasiswa, [Estimasi Waktu]		Materi Pembelajaran [Pustaka]	Bobot Penilaian (%)
		Indikator	Kriteria & Bentuk	Luring (offline)	Daring (online)		
(1)	(2)	(3)	(4)	(5)	(6)	(7)	(8)
1	Pengenalan perangkat lunak	<ol style="list-style-type: none"> <li>1.Menjelaskan dan memahami mengenai sebuah perangkat lunak disertai dengan contoh</li> <li>2.Menjelaskan dan memahami ciri – ciri perangkat lunak</li> <li>3.Menjelaskan dan memahami komponen dalam perangkat lunak yang terintegrasi</li> <li>4.Menjelaskan dan memahami batasan yang terdapat dalam perangkat lunak</li> <li>5.Menjelaskan dan memahami pentingnya tujuan di dalam sebuah perangkat lunak</li> <li>6.Menjelaskan dan memahami input, proses dan output yang terdapat pada sebuah perangkat lunak</li> </ol>	<b>Kriteria:</b> 1.Benar = 1 2.Salah = 0  <b>Bentuk Penilaian :</b> Aktifitas Partisipasif	Pendekatan : SainifikMetode : Diskusi, presentasiModel : Kooperatif 2 X 50		<b>Materi:</b> Pengenalan perangkat lunak <b>Pustaka:</b> <i>Langer, Arthur M. 2008. Analysis and Design of Information Systems 3rd edition. Springer</i>	5%
2	Memahami Jenis – Jenis Sistem	<ol style="list-style-type: none"> <li>1.Menjelaskan dan memahami TPS (Transaction Processing System)</li> <li>2.Menjelaskan dan memahami MIS (Management Information System)</li> <li>3.Menjelaskan dan memahami VIS (Virtual Information System)</li> <li>4.Menjelaskan dan memahami DSS (Deceesion Support System)</li> <li>5.Menjelaskan dan memahami ERP(Enterprises Resource Planning)</li> <li>6.Menjelaskan beberapa jenis system dalam bentuk studi kasus</li> </ol>	<b>Kriteria:</b> 1.Benar = 1 2.Salah = 0  <b>Bentuk Penilaian :</b> Aktifitas Partisipasif	Pendekatan :SainifikMetode : Diskusi, presentasiModel : Kooperatif 2 X 50		<b>Materi:</b> Memahami Jenis – Jenis Sistem <b>Pustaka:</b> <i>Dennis, Wixom, Roth. 2012. System Analysis And Design. Fifth Edition. John Wiley &amp; Sons, Inc.</i>	5%
3	Memahami Metode SDLC	<ol style="list-style-type: none"> <li>1.Menjelaskan dan memahami metode SDLC (System Development Life Cycle)</li> <li>2.Menjelaskan dan memahami kelebihan serta kekurangan SDLC</li> <li>3.Mampu memberikan contoh penggunaan metode SDLC dalam pengembangan perangkat lunak</li> <li>4.Tugas : implementasi metode SDLC pada sistem pendidikan sekolah</li> </ol>	<b>Kriteria:</b> 1.Benar = 1 2.Salah = 0  <b>Bentuk Penilaian :</b> Aktifitas Partisipasif	Pendekatan :SainifikMetode : Diskusi, presentasiModel : Kooperatif 2 X 50		<b>Materi:</b> Metode SDLC <b>Pustaka:</b> <i>Langer, Arthur M. 2008. Analysis and Design of Information Systems 3rd edition. Springer</i>	5%

4	Memahami Teknik Dalam Menganalisis Suatu perangkat lunak	<ol style="list-style-type: none"> <li>1. Menjelaskan dan memahami teknik menganalisa suatu perangkat lunak</li> <li>2. Menjelaskan dan memahami langkah – langkah saat akan menganalisa suatu perangkat lunak</li> <li>3. Menjelaskan dan memahami proses yang harus dilakukan dalam menganalisa suatu perangkat lunak</li> <li>4. Tugas Presentasi</li> </ol>	<p><b>Kriteria:</b> Benar =1Salah = 0</p> <p><b>Bentuk Penilaian :</b> Aktifitas Partisipasif</p>	<p>Pendekatan :SaintifikModel :KooperatifMetode : Diskusi, Presentasi 2 X 50</p>		<p><b>Materi:</b> Analisis Perangkat Lunak <b>Pustaka:</b> <i>Langer, Arthur M. 2008. Analysis and Design of Information Systems 3rd edition. Springer</i></p>	5%
5	Memahami Model Waterfall untuk menganalisa sistem	<ol style="list-style-type: none"> <li>1. Menjelaskan dan memahami model waterfall</li> <li>2. Menjelaskan dan memahami kelebihan model waterfall</li> <li>3. Menjelaskan dan memahami kekurangan model waterfall</li> <li>4. Tugas Presentasi</li> </ol>	<p><b>Kriteria:</b> Benar =1Salah = 0</p> <p><b>Bentuk Penilaian :</b> Aktifitas Partisipasif</p>	<p>Pendekatan:SaintifikModel:KooperatifMetode: Diskusi, Presentasi 2 X 50</p>		<p><b>Materi:</b> Metode waterfall <b>Pustaka:</b> <i>Dennis, Wixom, Roth. 2012. System Analysis And Design. Fifth Edition. John Wiley &amp; Sons, Inc.</i></p>	5%
6	Memahami Pendekatan Dalam Melakukan Analisis Sistem perangkat lunak	<ol style="list-style-type: none"> <li>1. Menjelaskan dan memahami implementasi requirement analysis perangkat lunak</li> <li>2. Menjelaskan dan memahami implementasi system design perangkat lunak</li> <li>3. Menjelaskan dan memahami implementasi dalam model waterfall</li> <li>4. Menjelaskan dan memahami implementasi testing</li> <li>5. Menjelaskan dan memahami implementasi deployment</li> <li>6. Menjelaskan dan memahami implementasi maintenance</li> <li>7. Tugas presentasi</li> </ol>	<p><b>Kriteria:</b> Benar =1Salah = 0</p> <p><b>Bentuk Penilaian :</b> Aktifitas Partisipasif</p>	<p>Pendekatan:SaintifikModel:KooperatifMetode: Diskusi, Presentasi 2 X 50</p>		<p><b>Materi:</b> Analisis Sistem Perangkat Lunak <b>Pustaka:</b> <i>Dennis, Wixom, Roth. 2012. System Analysis And Design. Fifth Edition. John Wiley &amp; Sons, Inc.</i></p>	5%
7	Memahami Proses Analisis Sistem perangkat lunak	<ol style="list-style-type: none"> <li>1. Menjelaskan dan memahami teknik pengumpulan data</li> <li>2. Menentukan Batas dan Ruang Lingkup Sistem perangkat lunak</li> <li>3. Menjelaskan dan memahami analisis masalah</li> <li>4. Menjelaskan dan memahami analisis kebutuhan sistem perangkat lunak</li> <li>5. Menjelaskan dan memahami proses logical design</li> <li>6. Menjelasakan dan memahami analisa keputusan</li> </ol>	<p><b>Kriteria:</b> Benar =1Salah = 0</p> <p><b>Bentuk Penilaian :</b> Aktifitas Partisipasif</p>	<p>Pendekatan:SaintifikModel:KooperatifMetode: Diskusi, Presentasi 2 X 50</p>		<p><b>Materi:</b> Proses Analisis Sistem perangkat lunak <b>Pustaka:</b> <i>Hoffer, George, Valacich. 2011. Modern System Analysis and Design. Sixth Edition. Pearson</i></p>	5%
8	Ujian Tengah Semester	Menjawab soal UTS	<p><b>Kriteria:</b> 1. Benar = 1 2. Salah = 0</p> <p><b>Bentuk Penilaian :</b> Tes</p>	2 X 50		<p><b>Materi:</b> UTS <b>Pustaka:</b> <i>Langer, Arthur M. 2008. Analysis and Design of Information Systems 3rd edition. Springer</i></p>	10%

9	Memahami Pengenalan Data Model	<ol style="list-style-type: none"> <li>1. Menjelaskan dan memahami DBMS (Data Base Manajemen System)</li> <li>2. Menjelaskan dan memahami konsep ERD</li> <li>3. Menjelaskan dan memahami metodologi membangun ERD</li> <li>4. Menjelaskan dan memahami pemetaan model ER ke skema Relasi</li> </ol>	<p><b>Kriteria:</b></p> <ol style="list-style-type: none"> <li>1. Benar = 1</li> <li>2. Salah = 0</li> </ol> <p><b>Bentuk Penilaian :</b> Aktifitas Partisipasif</p>	<p>Pendekatan : Sainifik Model : Kooperatif Metode : Diskusi, Presentasi 2 X 50</p>		<p><b>Materi:</b> Pengenalan Data Model <b>Pustaka:</b> <i>Dennis, Wixom, Roth. 2012. System Analysis And Design. Fifth Edition. John Wiley &amp; Sons, Inc.</i></p>	5%
10	Implementasi ERD Dalam Perancangan Sistem Berdasarkan Studi Kasus	<ol style="list-style-type: none"> <li>1. Menjelaskan dan memahami proses implementasi ERD dalam perancangan system suatu studi kasus</li> <li>2. Menjelaskan dan memahami parameter ERD untuk merancang suatu sistem</li> <li>3. Menjelaskan dan memahami atribut – atribut ERD yang dibutuhkan untuk merancang suatu system</li> <li>4. Presentasi implementasi ERD berdasarkan studi kasus</li> </ol>	<p><b>Kriteria:</b></p> <ol style="list-style-type: none"> <li>1. Bener = 1</li> <li>2. salah = 0</li> </ol> <p><b>Bentuk Penilaian :</b> Aktifitas Partisipasif</p>	<p>Sainifik/Diskusi/presentasi/Kooperatif 2 X 50</p>		<p><b>Materi:</b> Implementasi ERD Dalam Perancangan Sistem Berdasarkan Studi Kasus <b>Pustaka:</b> <i>Hoffer, George, Valacich. 2011. Modern System Analysis and Design. Sixth Edition. Pearson</i></p>	5%
11	Memahami Desain Database	<ol style="list-style-type: none"> <li>1. Menjelaskan dan memahami diskripsi umum desain database</li> <li>2. Menjelaskan dan memahami konsep dasar database</li> <li>3. Menjelaskan dan memahami perbandingan conventional file dengan modern database</li> <li>4. Menjelaskan dan memahami relational database management system</li> <li>5. Menjelaskan dan memahami proses implemetasi desain database</li> </ol>	<p><b>Kriteria:</b></p> <ol style="list-style-type: none"> <li>1. Bener = 1</li> <li>2. Salah = 0</li> </ol> <p><b>Bentuk Penilaian :</b> Aktifitas Partisipasif</p>	<p>Pendekatan : SainifikMetode : Diskusi, presentasiModel : Kooperatif 2 X 50</p>		<p><b>Materi:</b> Memahami Desain Database <b>Pustaka:</b> <i>Hoffer, George, Valacich. 2011. Modern System Analysis and Design. Sixth Edition. Pearson</i></p>	5%
12	Pendekatan Dalam Mendesain Sistem	<ol style="list-style-type: none"> <li>1. Menjelaskan dan memahami konsep dasar UML</li> <li>2. Menjelaskan dan memahami Fungsi UML</li> <li>3. Menjelaskan dan memahami Implementasi UML</li> <li>4. Menjelaskan dan memahami proses mendesain system menggunakan UML</li> <li>5. Presentasi implementasi UML berdasarkan studi kasus masing - masing</li> </ol>	<p><b>Kriteria:</b></p> <ol style="list-style-type: none"> <li>1. Benar = 1</li> <li>2. Salah = 0</li> </ol> <p><b>Bentuk Penilaian :</b> Aktifitas Partisipasif</p>	<p>Pendekatan : SainifikMetode : Diskusi, presentasiModel : Kooperatif 2 X 50</p>		<p><b>Materi:</b> Pendekatan Dalam Mendesain Sistem <b>Pustaka:</b> <i>Langer, Arthur M. 2008. Analysis and Design of Information Systems 3rd edition. Springer</i></p>	5%

13	Memahami Desain Sistem Input	<p>1. Menjelaskan dan memahami konsep dasar sistem input</p> <p>2. Menjelaskan dan memahami perangkat sistem input</p> <p>3. Menjelaskan dan memahami penerapan perangkat sistem input</p> <p>4. Menjelaskan dan memahami prinsip dalam mendesain sistem input</p> <p>5. Menjelaskan dan memahami komponen GUI sistem input</p>	<p><b>Kriteria:</b></p> <p>1. Betul = 1</p> <p>2. Salah = 0</p> <p><b>Bentuk Penilaian :</b></p> <p>Aktifitas Partisipasif</p>	<p>Pendekatan : SainifikMetode : Diskusi, presentasiModel : Kooperatif</p> <p>2 X 50</p>	<p><b>Materi:</b></p> <p>Memahami Desain Sistem Input</p> <p><b>Pustaka:</b></p> <p><i>Dennis, Wixom, Roth. 2012. System Analysis And Design. Fifth Edition. John Wiley &amp; Sons, Inc.</i></p>	5%
14	Memahami Desain Sistem Output	<p>1. Menjelaskan dan memahami konsep dasar sistem output</p> <p>2. Menjelaskan dan memahami perangkat sistem output</p> <p>3. Menjelaskan dan memahami penerapan perangkat sistem output</p> <p>4. Menjelaskan dan memahami prinsip dalam mendesain sistem output</p> <p>5. Menjelaskan dan memahami komponen GUI sistem output</p>	<p><b>Kriteria:</b></p> <p>1. Bener = 1</p> <p>2. Salah = 0</p> <p><b>Bentuk Penilaian :</b></p> <p>Aktifitas Partisipasif</p>	<p>Pendekatan : SainifikMetode : Diskusi, presentasiModel : Kooperatif</p> <p>2 X 50</p>	<p><b>Materi:</b></p> <p>Memahami Desain Sistem Output</p> <p><b>Pustaka:</b></p> <p><i>Hoffer, George, Valacich. 2011. Modern System Analysis and Design. Sixth Edition. Pearson</i></p>	5%
15	Memahami User Interface Technology	<p>1. Menjelaskan dan memahami konsep User Interface</p> <p>2. Menjelaskan dan memahami perancangan User Interface</p> <p>3. Menjelaskan dan memahami chart the user interface dialogue</p> <p>4. Menjelaskan dan memahami Prototype the Dialogue and User Interface</p> <p>5. Menjelaskan dan memahami obtain user feedback</p>	<p><b>Kriteria:</b></p> <p>1. Bener = 1</p> <p>2. Salah = 0</p> <p><b>Bentuk Penilaian :</b></p> <p>Aktifitas Partisipasif</p>	<p>Pendekatan : SainifikMetode : Diskusi, presentasiModel : Kooperatif</p> <p>2 X 50</p>	<p><b>Materi:</b> User Interface Technology</p> <p><b>Pustaka:</b></p> <p><i>Hoffer, George, Valacich. 2011. Modern System Analysis and Design. Sixth Edition. Pearson</i></p>	5%
16	Bisa Mengerjakan Ujian Akhir Semester	Menjawab Soal UAS	<p><b>Kriteria:</b></p> <p>1. Bener = 1</p> <p>2. Salah = 0</p> <p><b>Bentuk Penilaian :</b></p> <p>Aktifitas Partisipasif</p>	2x50	<p><b>Materi:</b> Ujian Akhir Semester</p> <p><b>Pustaka:</b></p> <p><i>Langer, Arthur M. 2008. Analysis and Design of Information Systems 3rd edition. Springer</i></p>	20%

#### Rekap Persentase Evaluasi : Project Based Learning

No	Evaluasi	Persentase
1.	Aktifitas Partisipasif	90%
2.	Tes	10%
		100%

#### Catatan

- Capaian Pembelajaran Lulusan Prodi (CPL - Prodi)** adalah kemampuan yang dimiliki oleh setiap lulusan prodi yang merupakan internalisasi dari sikap, penguasaan pengetahuan dan ketrampilan sesuai dengan jenjang prodinya yang diperoleh melalui proses pembelajaran.
- CPL yang dibebankan pada mata kuliah** adalah beberapa capaian pembelajaran lulusan program studi (CPL-Prodi) yang digunakan untuk pembentukan/pengembangan sebuah mata kuliah yang terdiri dari aspek sikap, ketrampilan umum, ketrampilan khusus dan pengetahuan.
- CP Mata kuliah (CPMK)** adalah kemampuan yang dijabarkan secara spesifik dari CPL yang dibebankan pada mata kuliah, dan bersifat spesifik terhadap bahan kajian atau materi pembelajaran mata kuliah tersebut.
- Sub-CPMK Mata kuliah (Sub-CPMK)** adalah kemampuan yang dijabarkan secara spesifik dari CPMK yang dapat diukur atau diamati dan merupakan kemampuan akhir yang direncanakan pada tiap tahap pembelajaran, dan bersifat spesifik terhadap materi pembelajaran mata kuliah tersebut.
- Indikator penilaian** kemampuan dalam proses maupun hasil belajar mahasiswa adalah pernyataan spesifik dan terukur yang mengidentifikasi kemampuan atau kinerja hasil belajar mahasiswa yang disertai bukti-bukti.
- Kreteria Penilaian** adalah patokan yang digunakan sebagai ukuran atau tolok ukur ketercapaian pembelajaran dalam penilaian berdasarkan indikator-indikator yang telah ditetapkan. Kreteria penilaian merupakan pedoman bagi penilai agar penilaian konsisten dan tidak bias. Kreteria dapat berupa kuantitatif ataupun

- kualitatif.
7. **Bentuk penilaian:** tes dan non-tes.
  8. **Bentuk pembelajaran:** Kuliah, Responsi, Tutorial, Seminar atau yang setara, Praktikum, Praktik Studio, Praktik Bengkel, Praktik Lapangan, Penelitian, Pengabdian Kepada Masyarakat dan/atau bentuk pembelajaran lain yang setara.
  9. **Metode Pembelajaran:** Small Group Discussion, Role-Play & Simulation, Discovery Learning, Self-Directed Learning, Cooperative Learning, Collaborative Learning, Contextual Learning, Project Based Learning, dan metode lainnya yg setara.
  10. **Materi Pembelajaran** adalah rincian atau uraian dari bahan kajian yg dapat disajikan dalam bentuk beberapa pokok dan sub-pokok bahasan.
  11. **Bobot penilaian** adalah prosentasi penilaian terhadap setiap pencapaian sub-CPMK yang besarnya proposional dengan tingkat kesulitan pencapaian sub-CPMK tsb., dan totalnya 100%.
  12. TM=Tatap Muka, PT=Penugasan terstruktur, BM=Belajar mandiri.

RPS ini telah divalidasi pada tanggal 3 Desember 2024

Koordinator Program Studi D4  
Manajemen Informatika



Dodik Arwin Dermawan, S.ST., S.T.,  
M.T.  
NIDN 0008017807

UPM Program Studi D4 Manajemen  
Informatika



Dodik Arwin Dermawan, S.ST., S.T.,  
M.T.  
NIDN 0008017807

File PDF ini digenerate pada tanggal 18 Januari 2025 Jam 12:55 menggunakan aplikasi RPS-OBE SiDia Unesa

